

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2018-515942

(P2018-515942A)

(43) 公表日 平成30年6月14日(2018.6.14)

(51) Int.Cl.

H01L 33/48 (2010.01)

F 1

H01L 33/48

テーマコード(参考)

5 F 1 4 2

審査請求 有 予備審査請求 未請求 (全 35 頁)

(21) 出願番号 特願2018-511307 (P2018-511307)
 (86) (22) 出願日 平成27年10月20日 (2015.10.20)
 (85) 翻訳文提出日 平成29年11月14日 (2017.11.14)
 (86) 國際出願番号 PCT/CN2015/092313
 (87) 國際公開番号 WO2017/066921
 (87) 國際公開日 平成29年4月27日 (2017.4.27)

(71) 出願人 517399181
 ゴルテック インコーポレイテッド
 中華人民共和国 261031 シャントン, ウェイファン, ハイ-テク インダストリー ディストリクト, ドンファン ロード 268
 (74) 代理人 110000408
 特許業務法人高橋・林アンドパートナーズ
 ゾウ, クアンボ
 中華人民共和国 261031 シャントン, ウェイファン, ハイ-テク インダストリー ディストリクト, ドンファン ロード 268
 (72) 発明者

最終頁に続く

(54) 【発明の名称】マイクロ発光ダイオードの搬送方法、製造方法、装置及び電子機器

(57) 【要約】

本発明は、マイクロ発光ダイオードの搬送方法、製造方法、装置及び電子機器を開示する。ウェハレベルでマイクロ発光ダイオードを搬送する該方法は、第1接合層を介してレーザー光透過性を有するオリジナル基板におけるマイクロ発光ダイオードをキャリア基板に仮接合させることと、レーザー光でオリジナル基板を照射して、選択されたマイクロ発光ダイオードを剥離することと、第1接合層に対し部分放出を実行して、選択されたマイクロ発光ダイオードをキャリア基板に搬送することと、第2接合層を介してキャリア基板におけるマイクロ発光ダイオードを搬送ヘッド基板に仮接合させることと、第1接合層に対する完全放出を実行することにより、前記マイクロ発光ダイオードを搬送ヘッド基板に搬送することと、搬送ヘッド基板におけるマイクロ発光ダイオードを受け基板に接合させることと、第2接合層を放出して搬送ヘッド基板を除去することにより、マイクロ発光ダイオードを受け基板に搬送することと、を含む。

【選択図】図17

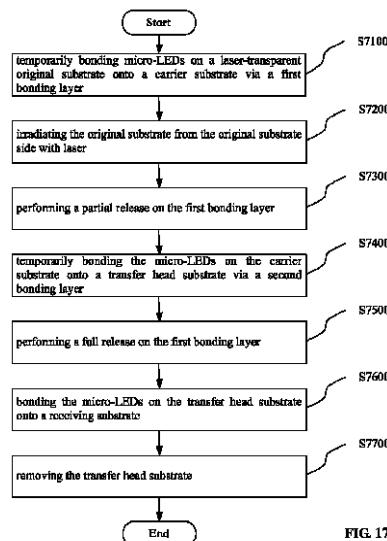


FIG. 17

【特許請求の範囲】**【請求項 1】**

ウェハレベルでマイクロ発光ダイオードを搬送する方法であって、
第1接合層を介してレーザー光透過性を有するオリジナル基板におけるマイクロ発光ダイオードをキャリア基板に仮接合させることと、
オリジナル基板側からレーザー光でオリジナル基板を照射することにより、オリジナル基板から、選択されたマイクロ発光ダイオードを剥離することと、
第1接合層に対する部分放出を実行することにより、選択されたマイクロ発光ダイオードをキャリア基板に搬送することと、
第2接合層を介してキャリア基板におけるマイクロ発光ダイオードを搬送ヘッド基板に仮接合させることと、
第1接合層に対する完全放出を実行することにより、前記マイクロ発光ダイオードを搬送ヘッド基板に搬送することと、
搬送ヘッド基板におけるマイクロ発光ダイオードを受け基板に接合させることと、
第2接合層を放出して搬送ヘッド基板を除去することにより、マイクロ発光ダイオードを受け基板に搬送することと、
を含むことを特徴とする方法。

【請求項 2】

前記マイクロ発光ダイオードは垂直構造のマイクロ発光ダイオードであり、
更に、
受け基板におけるマイクロ発光ダイオードにN電極を形成することと、
N電極においてパッケージングを行うことと、
を含むことを特徴とする請求項1に記載の方法。

【請求項 3】

前記第1接合層は紫外線(UV)剥離テープ又は光剥離テープであることを特徴とする請求項1に記載の方法。

【請求項 4】

前記キャリア基板はPET板であることを特徴とする請求項3に記載の方法。

【請求項 5】

露光により前記部分放出と完全放出を実行することを特徴とする請求項3に記載の方法。

【請求項 6】

放熱により前記第2接合層を放出することを特徴とする請求項1に記載の方法。

【請求項 7】

前記マイクロ発光ダイオードは冗長方式で受け基板に配置されることを特徴とする請求項1に記載の方法。

【請求項 8】

部分放出を実行する場合、前記マイクロ発光ダイオードに非接触の作用力を印加することを特徴とする請求項1に記載の方法。

【請求項 9】

前記非接触の作用力は重力、静電気力及び電磁力の少なくとも1つであることを特徴とする請求項1に記載の方法。

【請求項 10】

マイクロ発光ダイオード装置を製造する方法であって、
請求項1に記載の方法を使用してマイクロ発光ダイオードをマイクロ発光ダイオード装置の受け基板に搬送することを含むことを特徴とする方法。

【請求項 11】

請求項10に記載の方法を使用して製造されるマイクロ発光ダイオード装置。

【請求項 12】

請求項11に記載のマイクロ発光ダイオード装置を含む電子機器。

10

20

30

40

50

【発明の詳細な説明】**【技術分野】****【0001】**

本発明は、表示に用いられるマイクロ発光ダイオードに関し、より具体的には、ウェハレベルでマイクロ発光ダイオードを搬送する方法、マイクロ発光ダイオード装置を製造する方法、マイクロ発光ダイオード装置及びマイクロ発光ダイオード装置を含む電子機器に関する。

【背景技術】**【0002】**

マイクロ発光ダイオード（Micro LED）技術は、マイクロサイズのLEDアレイを基板に高密度集積することである。現在、マイクロ発光ダイオード技術は発展し始め、産業界では、高品質マイクロ発光ダイオード製品の市場登場が期待されている。高品質マイクロ発光ダイオード製品は、既に市場に登場している例えばLCD/OLEDのような従来の表示製品に対し多大な影響を与える。10

【0003】

マイクロ発光ダイオードの製造過程において、まずドナーウェハにマイクロ発光ダイオードを形成し、続いてマイクロ発光ダイオードを、例えばディスプレイである受け基板に搬送する。

【0004】

マイクロ発光ダイオードの製造過程における1つの難題は、如何にマイクロ発光ダイオードをドナーウェハから受け基板に搬送するかである。従来技術において、一般的に静電型ピックアップの方式により前記搬送を実行する。静電型ピックアップの過程には搬送ヘッドアレイを使用する必要がある。搬送ヘッドアレイは、その構造が比較的複雑であり、その信頼性を考慮しなければならない。搬送ヘッドアレイを製造するには余分なコストがかかる。搬送ヘッドアレイによるピックアップの前には位相変化を発生させる必要がある。また、搬送ヘッドアレイによる製造過程に、マイクロ発光ダイオードの位相変化に用いられるサーマルバジェットは制限され、一般的に350より小さく、又は、より具体的には、200より小さい。そうでなければ、マイクロ発光ダイオードの性能が劣化する。一般的に、搬送ヘッドアレイによる製造過程に2回搬送する必要があり、すなわち、ドナーウェハからキャリアウエハまでの搬送及びキャリアウエハから受け基板までの搬送である。20

【0005】

特許文献1は、マイクロデバイスを搬送するのに用いられる搬送ヘッドアレイを開示し、搬送ヘッドにおける電極に電圧を印加することによってマイクロデバイスをピックアップする。ここで、該特許は参考として本明細書に全て引用される。

【0006】

特許文献2は、マイクロ発光ダイオードアレイを形成する方法を開示し、搬送ヘッドを使用してマイクロ発光ダイオードアレイを受け基板に搬送する。ここで、該特許は参考として本明細書に全て引用される。

【先行技術文献】**【特許文献】****【0007】**

【特許文献1】米国特許U.S.3,33,860 B1

【特許文献2】米国特許U.S.4,26,227 B1

【発明の概要】**【発明が解決しようとする課題】****【0008】**

本発明の1つの目的は、ウェハレベルでマイクロ発光ダイオードを搬送する新たな技術的解決手段を提供することである。

【課題を解決するための手段】

10

20

30

40

50

【 0 0 0 9 】

本発明の一実施例によれば、第1接合層を介してレーザー光透過性を有するオリジナル基板におけるマイクロ発光ダイオードをキャリア基板に仮接合させることと、オリジナル基板側からレーザー光でオリジナル基板を照射することにより、オリジナル基板から、選択されたマイクロ発光ダイオードを剥離することと、第1接合層に対する部分放出を実行することにより、選択されたマイクロ発光ダイオードをキャリア基板に搬送することと、第2接合層を介してキャリア基板におけるマイクロ発光ダイオードを搬送ヘッド基板に仮接合させることと、第1接合層に対する完全放出を実行することにより、前記マイクロ発光ダイオードを搬送ヘッド基板に搬送することと、搬送ヘッド基板におけるマイクロ発光ダイオードを受け基板に接合させることと、第2接合層を放出する（離脱させる）ことによって、搬送ヘッド基板を除去し、よってマイクロ発光ダイオードを受け基板に搬送することを含む、ウェハレベルでマイクロ発光ダイオードを搬送する方法を提供する。

10

【 0 0 1 0 】

好ましくは、前記マイクロ発光ダイオードは垂直構造のマイクロ発光ダイオードであり、前記方法は、更に、受け基板におけるマイクロ発光ダイオードにN電極を形成することと、N電極においてパッケージングを行うこととを含む。

【 0 0 1 1 】

好ましくは、前記第1接合層は紫外線（UV）剥離テープ又は光剥離テープである。

【 0 0 1 2 】

好ましくは、前記キャリア基板はPET板である。

20

【 0 0 1 3 】

好ましくは、露光により前記部分放出と完全放出を実行する。

【 0 0 1 4 】

好ましくは、放熱により前記第2接合層を放出する。

【 0 0 1 5 】

好ましくは、前記マイクロ発光ダイオードは冗長方式で受け基板に配置される。

【 0 0 1 6 】

好ましくは、部分放出を実行する場合、前記マイクロ発光ダイオードに非接触の作用力を印加する。

【 0 0 1 7 】

好ましくは、前記非接触の作用力は、重力、静電気力と電磁力の少なくとも1つである。

30

【 0 0 1 8 】

本発明の別の実施例によれば、本発明による方法を使用してマイクロ発光ダイオードをマイクロ発光ダイオード装置の受け基板に搬送することを含む、マイクロ発光ダイオード装置を製造する方法を提供する。

【 0 0 1 9 】

本発明の別の実施例によれば、請求項10を使用して製造されたマイクロ発光ダイオード装置を提供する。

【 0 0 2 0 】

本発明の別の実施例によれば、請求項11に記載のマイクロ発光ダイオード装置を含む電子機器を提供する。

40

【 0 0 2 1 】

また、当業者であれば、従来技術に多くの問題が存在するが、本発明の各実施例又は請求項の技術的解決手段は、1つ又は複数の問題点のみを改善し、従来技術又は背景技術に挙げられた全ての技術的問題を同時に解決する必要がないことを理解すべきである。当業者であれば、1つの請求項に言及されていない内容を該請求項を制限するものとしてはならないことを理解すべきである。

【 0 0 2 2 】

以下、本発明のその他の特徴及びその利点が明瞭であるように、図面を参照して本発明の例示的な実施例を詳細に説明する。

50

【図面の簡単な説明】**【0023】**

添付の図面は明細書に合わせられ明細書の一部となり、本発明の実施例を示し、その説明とともに本発明の原理を解釈するのに用いられる。

【図1】本発明による方法の一例示的な実施例を示すフローチャートである。

【図2A】本発明によるマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図2B】本発明によるマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図2C】本発明によるマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図2D】本発明によるマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図2E】本発明によるマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図2F】本発明によるマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図2G】本発明によるマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図3】本発明による方法の別の例示的な実施例を示すフローチャートである。

【図4A】本発明によるマイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【図4B】本発明によるマイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【図4C】本発明によるマイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【図4D】本発明によるマイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【図4E】本発明によるマイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【図4F】本発明によるマイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【図4G】本発明によるマイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【図4H】本発明によるマイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【図4I】本発明によるマイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【図4J】本発明によるマイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【図4K】本発明によるマイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【図4L】本発明によるマイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【図5】本発明による方法のまた別の例示的な実施例を示すフローチャートである。

【図6A】本発明による赤色マイクロ発光ダイオードの搬送に用いられる実例を示す。

【図6B】本発明による赤色マイクロ発光ダイオードの搬送に用いられる実例を示す。

【図6C】本発明による赤色マイクロ発光ダイオードの搬送に用いられる実例を示す。

【図6D】本発明による赤色マイクロ発光ダイオードの搬送に用いられる実例を示す。

【図6E】本発明による赤色マイクロ発光ダイオードの搬送に用いられる実例を示す。

【図6F】本発明による赤色マイクロ発光ダイオードの搬送に用いられる実例を示す。

【図7A】本発明によるマイクロ発光ダイオードの搬送に用いられるまた別の実例を示す。

。

【図7B】本発明によるマイクロ発光ダイオードの搬送に用いられるまた別の実例を示す。

。

【図7C】本発明によるマイクロ発光ダイオードの搬送に用いられるまた別の実例を示す。

。

【図7D】本発明によるマイクロ発光ダイオードの搬送に用いられるまた別の実例を示す。

。

【図7E】本発明によるマイクロ発光ダイオードの搬送に用いられるまた別の実例を示す。

。

【図7F】本発明によるマイクロ発光ダイオードの搬送に用いられるまた別の実例を示す。

。

【図7G】本発明によるマイクロ発光ダイオードの搬送に用いられるまた別の実例を示す。

。

【図7H】本発明によるマイクロ発光ダイオードの搬送に用いられるまた別の実例を示す。

。

【図7I】本発明によるマイクロ発光ダイオードの搬送に用いられるまた別の実例を示す。

。

10

20

30

40

50

【図 7 J】本発明によるマイクロ発光ダイオードの搬送に用いられるまた別の実例を示す。

【図 7 K】本発明によるマイクロ発光ダイオードの搬送に用いられるまた別の実例を示す。

【図 7 L】本発明によるマイクロ発光ダイオードの搬送に用いられるまた別の実例を示す。

【図 8】本発明による横方向マイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図 9】本発明による横方向マイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【図 10】本発明による方法のまた別の例示的な実施例を示すフローチャートである。 10

【図 11】本発明による方法のまた別の例示的な実施例を示すフローチャートである。

【図 12 A】本発明によるマイクロ発光ダイオードの欠陥を修復するのに用いられる一実例を示す。

【図 12 B】本発明によるマイクロ発光ダイオードの欠陥を修復するのに用いられる一実例を示す。

【図 12 C】本発明によるマイクロ発光ダイオードの欠陥を修復するのに用いられる一実例を示す。

【図 12 D】本発明によるマイクロ発光ダイオードの欠陥を修復するのに用いられる一実例を示す。

【図 12 E】本発明によるマイクロ発光ダイオードの欠陥を修復するのに用いられる一実例を示す。

【図 12 F】本発明によるマイクロ発光ダイオードの欠陥を修復するのに用いられる一実例を示す。

【図 13】本発明による方法のまた別の例示的な実施例を示すフローチャートである。

【図 14 A】本発明による欠陥を有するマイクロ発光ダイオードを事前排除するのに用いられる一実例を示す。

【図 14 B】本発明による欠陥を有するマイクロ発光ダイオードを事前排除するのに用いられる一実例を示す。

【図 14 C】本発明による欠陥を有するマイクロ発光ダイオードを事前排除するのに用いられる一実例を示す。

【図 15 A】本発明による欠陥を有するマイクロ発光ダイオードを事前排除するのに用いられる別の実例を示す。

【図 15 B】本発明による欠陥を有するマイクロ発光ダイオードを事前排除するのに用いられる別の実例を示す。

【図 16 A】図 15 Bにおいてブロック A により示された領域の拡大図である。

【図 16 B】図 15 Bにおいてブロック A により示された領域の拡大図である。

【図 17】本発明による方法のまた別の例示的な実施例を示すフローチャートである。

【図 18 A】本発明によるウェハレベルでのマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図 18 B】本発明によるウェハレベルでのマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図 18 C】本発明によるウェハレベルでのマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図 18 D】本発明によるウェハレベルでのマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図 18 E】本発明によるウェハレベルでのマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図 18 F】本発明によるウェハレベルでのマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図 18 G】本発明によるウェハレベルでのマイクロ発光ダイオードの搬送に用いられる

10

20

30

40

50

一実例を示す。

【図18H】本発明によるウェハレベルでのマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図18I】本発明によるウェハレベルでのマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【図18J】本発明によるウェハレベルでのマイクロ発光ダイオードの搬送に用いられる一実例を示す。

【発明を実施するための形態】

【0024】

以下、図面を参照して本発明の様々な例示的な実施例を詳細に説明する。注意すべきことは、別途具体的な説明がない限り、これらの実施例に記載の部品とステップの相対位置、数式及び数値は本発明の範囲を制限するものではない。10

【0025】

以下、少なくとも1つの例示的な実施例に対する説明は実質的に解釈的なものに過ぎず、本発明及びその応用又は使用を制限するものではない。

【0026】

かかる分野における一般技術者の公知する技術、方法及び装置に対する詳細な説明は省略されるかも知れないが、適切な場合、前記技術、方法及び装置は明細書の一部と見なされるべきである。20

【0027】

ここで例示し検討される全ての実例において、いかなる具体的な数値は例示的なものに過ぎず、制限するためのものではないと解釈されるべきである。そのため、例示的な実施例のその他の実例は異なる数値を有することができる。

【0028】

注意すべきことは、類似する符号とアルファベットは以下の図面において類似する項目を表示するため、ある項目が1つの図面に定義された場合、後の図面においてはさらに検討する必要がない。

【0029】

以下、図面を参照して本発明の実施例と実例を説明する。

【0030】

図1は本発明によるマイクロ発光ダイオードの搬送に用いられる方法の一例示的な実施例を示すフローチャートである。30

【0031】

図1に示すように、ステップS1100において、レーザー光透過性を有するオリジナル基板にマイクロ発光ダイオードを形成する。

【0032】

前記レーザー光透過性を有するオリジナル基板は、例えば、サファイア基板、SiC基板などであってもよい。前記マイクロ発光ダイオードは、ディスプレイパネルに取り付けられても良い。

【0033】

当業者であれば、オリジナル基板に1つのマイクロ発光ダイオードを形成してもよく、又は複数のマイクロ発光ダイオードを形成してもよいことを理解すべきである。例えば、レーザー光透過性を有するオリジナル基板に複数のマイクロ発光ダイオードを形成することができる。前記複数のマイクロ発光ダイオードはアレイを形成することができる。40

【0034】

一実例において、レーザー光透過性を有するオリジナル基板に複数のマイクロ発光ダイオードが形成される場合、オリジナル基板は更に複数に分割され、より柔軟に搬送されることができる。

【0035】

ステップS1200において、マイクロ発光ダイオードを受け基板に予め設置された接続

50

パッドと接触させる。

【0036】

例えば、前記受け基板はディスプレイパネルである。

【0037】

例えば、前記接続パッドは、ディスプレイに用いられる赤色画素アレイ、黄色画素アレイ又は青色画素アレイに設置されることができる。

【0038】

一実例において、複数のマイクロ発光ダイオードが形成された場合、複数のマイクロ発光ダイオードの少なくとも1つのマイクロ発光ダイオードを受け基板に予め設置された少なくとも1つの接続パッドと接触させることができる。前記少なくとも1つのマイクロ発光ダイオードは、前記複数のマイクロ発光ダイオードのうちの1つ、複数又は全部であってもよい。当業者であれば、ここで、剥離される少なくとも1つのマイクロ発光ダイオードと接続パッドが接触することだけを説明したが、前記複数のマイクロ発光ダイオードのうちその他のマイクロ発光ダイオードも接続パッドと接触することができることを理解すべきである。

10

【0039】

例えば、接触のステップにおいて、マイクロ発光ダイオードを液体フィルムを介して受け基板に予め設置された接続パッドと接触させることができる。例えば、前記液体フィルムは、ラックスを含むことができる。ここで、液体フィルム(ラックス)の表面張力によって、マイクロ発光ダイオードは剥離されやすくなり、且つ成功率も非常に高い。

20

【0040】

ステップS1300において、オリジナル基板側からレーザー光でオリジナル基板を照射することにより、オリジナル基板からマイクロ発光ダイオードを剥離する。

【0041】

一実例において、少なくとも1つのマイクロ発光ダイオードが接続パッドと接触する場合、オリジナル基板側からレーザー光でオリジナル基板における少なくとも1つの領域を照射することにより、オリジナル基板から前記少なくとも1つのマイクロ発光ダイオードを剥離することができる。例えば、前記少なくとも1つの領域を技術者により選択することができる。例えば、前記少なくとも1つの領域は、それぞれ前記少なくとも1つのマイクロ発光ダイオードに対応することができる。前記少なくとも1つの領域は、オリジナル基板における一部の領域のみであってもよく、又は全ての領域であってもよい。

30

【0042】

別の実例において、更に前記オリジナル基板を移動することによって、別のマイクロ発光ダイオードを搬送することができる。

【0043】

別の実例において、オリジナル基板を使用して搬送した後、ディスプレイパネルにおける一部のドットにマイクロ発光ダイオードが欠損する場合に対応するために、別のレーザー光透過性を有するスペア基板を使用することができる。例えば、別のスペア基板にマイクロ発光ダイオードを形成し、スペア基板におけるマイクロ発光ダイオードを受け基板に予め設置された接続パッド(欠損位置)と接触させ、スペア基板側からレーザー光でスペア基板を照射することにより、スペア基板からマイクロ発光ダイオードを剥離することができる。このような方式で、更にディスプレイの品質を向上させることができる。

40

【0044】

マイクロ発光ダイオードを受け基板に搬送した後、受け基板にマイクロ発光ダイオードアレイを形成することができる。

【0045】

マイクロ発光ダイオードを受け基板に搬送した後に、更に後続のステップを含むことができる。

【0046】

例えば、更に受け基板において、剥離されたマイクロ発光ダイオードに対するリフロー半

50

田付けを行うことができる。更に、マイクロ発光ダイオードに負極を堆積させることができる。各色のマイクロ発光ダイオードが搬送された後にリフロー半田付けを行うことができる。これに代えて、全ての色のマイクロ発光ダイオードが搬送された後にリフロー半田付けを行ってもよい。

【0047】

また、更に半田付けされたマイクロ発光ダイオードに対するポリマー充填を行うことができる。例えば、更にテーパ状の誘電体堆積でポリマー充填を代替することができる。

【0048】

別の実施例において、本発明は、マイクロ発光ダイオード装置を製造する方法を更に含む。該製造方法は、本発明によるマイクロ発光ダイオードの搬送に用いられる方法を使用してマイクロ発光ダイオードを受け基板に搬送することを含む。前記受け基板は、例えばディスプレイパネルである。前記マイクロ発光ダイオード装置は、例えばディスプレイ装置である。

10

【0049】

別の実施例において、本発明は、マイクロ発光ダイオード装置、例えばディスプレイ装置を更に含む。本発明によるマイクロ発光ダイオード装置を製造する方法を使用することで、前記マイクロ発光ダイオード装置を製造することができる。

【0050】

従来技術に対して、同じ条件において、本発明の技術的解決手段により製造されたマイクロ発光ダイオードは、より簡単で、確実であり高性能を維持することができ、その生産率も高く、コストも低い。

20

【0051】

別の実施例において、本発明は、電子機器を更に含む。該電子機器は本発明によるマイクロ発光ダイオード装置を含む。該電子機器は、例えば、携帯電話、タブレットPCなどであってもよい。

【0052】

本発明の技術的解決手段において、直接オリジナル基板にマイクロ発光ダイオードを形成し、レーザー光リフトオフの方式により受け基板に搬送する。本発明の技術的解決手段は従来技術において想到できなかったものである。

30

【0053】

また、本発明によれば、マイクロ発光ダイオードを選択的に搬送することができる。

【0054】

また、本発明の技術的解決手段において、1回のみの搬送を行うことができるが、従来技術においては2回の搬送を行う必要がある。

【0055】

また、従来技術に比べて、本発明の技術的解決手段は更に高効率で、コストがより低く、且つ、余分な熱消費による製品性能の劣化が発生しない。

【0056】

また、ピックアップヘッドを用いる従来技術に比べて、本発明は複雑なピックアップシステムの必要がないため、本発明により製造された製品は、コストがより低く、より信頼できる。

40

【0057】

また、従来技術におけるマイクロ発光ダイオードと中央部のキャリア基板との仮結合(Temporary Bonding)の必要がないため、本発明により、更にコストを削減することができる。

【0058】

本発明ではピックアップヘッドを用いる従来技術において考慮しなければならない結合層の位相変化を考慮する必要がないため、本発明による製造方法は高い生産率を有することができ、余分な熱負荷の制限が小さい。そのため、同じ条件において、製造されたマイクロ発光ダイオードは更に高い性能を有する。

50

【0059】

以下、図2A～2Gを参照して本発明によるマイクロ発光ダイオードの搬送に用いられる一実例を説明する。

【0060】

図2Aに示すように、例えばサファイア基板などのレーザー光透過性を有するオリジナル基板1にマイクロ発光ダイオード2を形成する。前記マイクロ発光ダイオード2は、例えば、垂直のマイクロ発光ダイオード構造を有する。マイクロ発光ダイオード2は、例えば、n型にドーピングされたGaN層、複数の量子井戸構造、p型にドーピングされたGaN層、p型金属電極及びマイクロバンプなどを含む。

【0061】

図2Aに示すように、複数のマイクロ発光ダイオード2を分割することができる。

【0062】

図2Bに示すように、オリジナル基板1を反転させ、液体フィルム（例えば、フラックスを含む）5を有する受け基板4と一致するように合わせる。マイクロ発光ダイオード2におけるマイクロバンプはフラックスと接触する。受け基板4には接続パッド3が予め設置されている。例えば、接続パッド3は、赤色マイクロ発光ダイオードを受けるのに用いられる接続パッド3r、青色マイクロ発光ダイオードを受けるのに用いられる接続パッド3bと緑色マイクロ発光ダイオードを受けるのに用いられる接続パッド3gを含む。

【0063】

図2Cに示すように、レーザー光6でオリジナル基板における一部の領域7を選択的に照射することにより、形成された複数のマイクロ発光ダイオードから、選択されたマイクロ発光ダイオード2a、2bをオリジナル基板から剥離する。

【0064】

図2Dに示すように、オリジナル基板1を持ち上げる。液体フィルムの表面張力の作用で、選択されたマイクロ発光ダイオード2a、2bを簡単に剥離し、オリジナル基板1にその他のマイクロ発光ダイオードを残すことができる。

【0065】

続いて、オリジナル基板を移動させ、図2C～図2Dの操作を繰り返すことにより、複数のマイクロ発光ダイオードを受け基板に搬送することができる。

【0066】

図2Eに示すように、複数のマイクロ発光ダイオードは受け基板4に搬送される。

【0067】

図2Fに示すように、例えば、リフロー半田付けを介して複数のマイクロ発光ダイオードを受け基板に半田付けする。その後、フラックスを洗浄することができる。

【0068】

図2Gに示すように、受け基板にポリマー8を充填し密閉する。その後、例えば、ITO材料を利用して、N型金属電極9を堆積させる。

【0069】

図3は本発明によるマイクロ発光ダイオードの搬送に用いられる方法の別の例示的な実施例を示すフローチャートである。

【0070】

図3に示すように、ステップS2100において、レーザー光透過性を有するオリジナル基板にマイクロ発光ダイオードを形成する。

【0071】

ステップS2200において、受け基板に異方性導電層を設置する。

【0072】

例えば、異方性導電層は、異方性導電膜(ACF)、異方性導電ペースト(ACG)と異方性導電テープ(ACT)の少なくとも1つである。

【0073】

ステップS2300において、マイクロ発光ダイオードを受け基板における異方性導電層

10

20

30

40

50

と接触させる。例えば、マイクロ発光ダイオードと受け基板における異方性導電層を接着させることができる。このステップにおいて、例えば、まずマイクロ発光ダイオードと受け基板における対応の接続パッドを位置合わせすることができる。

【0074】

ステップS2400において、オリジナル基板側からレーザー光でオリジナル基板を照射することにより、オリジナル基板からマイクロ発光ダイオードを剥離する。

【0075】

例えば、赤色発光ダイオード、緑色発光ダイオード、青色発光ダイオードに対してそれぞれ上記ステップを実行することができる。それぞれ3種類の発光ダイオードに対して上記搬送を実行することは、上記ステップに対する簡単な繰り返しと見なすことができるため、ここで、詳細な説明を省略する。上記ステップにおけるそれが1つの解決手段において実行されたことがあれば、該解決手段は本発明の保護範囲に含まれる。

10

【0076】

ステップS2500において、異方性導電層を処理することにより、マイクロ発光ダイオード（電極）と受け基板における接続パッドを電気的に接続させる。

【0077】

一実例において、補助基板を使用して、マイクロ発光ダイオード側から異方性導電層に圧力を印加することができる。例えば、異方性導電層を処理する温度は150～200であってもよい。例えば、印加される圧力は1MPa～4MPaである。例えば、圧力を印加する時間は10秒～30秒である。

20

【0078】

一実例において、補助基板は平板型のリジッド基板であってもよい。本願の発明者は、リジッド基板を用いることによってマイクロ発光ダイオードに発生可能な変位を減少させることができるとを発見した。これは当業者にまだ注目されていないところである。

【0079】

例えば、補助基板の表面には仮結合のポリマーが塗布されることがある。この場合、ステップS2500は、さらに、仮結合のポリマーを介して補助基板を異方性導電層に結合させることと、圧力を印加した後、仮結合のポリマーを介して補助基板を結合解除させることによって、補助基板を除去することと、を含むことができる。補助基板をマイクロ発光ダイオードと仮結合させる利点は、マイクロ発光ダイオードの位置を相対的に固定し、異方性導電層を処理する期間におけるマイクロ発光ダイオードの変位を減少させることができることである。

30

【0080】

上記処理の後、マイクロ発光ダイオードに対し通常の後続処理を実行することができる。例えば、後続処理は、仮結合のポリマーをエッチングすることによって、マイクロ発光ダイオードのエピタキシャル層を露出させることと、マイクロ発光ダイオードのエピタキシャル層にN電極を形成することと、N電極においてパッケージングを行うことと、を含むことができる。

40

【0081】

例えば、受け基板は表示基板であってもよい。受け基板には、マイクロ発光ダイオードに電気的に接続させるために、リード線及び接続パッドを予め設置することができる。

40

【0082】

この実施例において、異方性導電層によりマイクロ発光ダイオードと受け基板を接続する。このような処理は比較的に簡単であり、大量生産により適切である。

【0083】

該別の実施例において、本発明は、マイクロ発光ダイオード装置を製造する方法を更に含む。該製造方法は、本発明によるマイクロ発光ダイオードの搬送に用いられる方法を使用してマイクロ発光ダイオードを受け基板に搬送することを含む。前記受け基板は、例えば、ディスプレイパネル又は表示基板である。前記マイクロ発光ダイオード装置は、例えば、ディスプレイ装置である。

50

【0084】

該別の実施例において、本発明は、マイクロ発光ダイオード装置、例えば、ディスプレイ装置を更に含む。前記実施例によるマイクロ発光ダイオード装置を製造する方法を使用して前記マイクロ発光ダイオード装置を製造することができる。前記実施例によるマイクロ発光ダイオード装置において、マイクロ発光ダイオードは、異方性導電層を介して受け基板における接続パッドと電気的に接触するが、これは従来技術におけるマイクロ発光ダイオード装置と異なる。

【0085】

該別の実施例において、本発明は、電子機器を更に含む。該電子機器は、前記実施例によるマイクロ発光ダイオード装置を含む。該電子機器は、例えば、携帯電話、タブレットPCなどであってもよい。

10

【0086】

図4A～図4Lは本発明によるマイクロ発光ダイオードの搬送に用いられる別の実例を示す。

【0087】

図4Aに示すように、例えばサファイア基板などのオリジナル基板201には赤色マイクロ発光ダイオード202がある。例えば表示基板などの受け基板204には異方性導電膜(ACF)203がある。受け基板204はマイクロ発光ダイオードを接続するための信号リード線205及び接続パッド205'を有する。

20

【0088】

図4Bに示すように、小さい力でオリジナル基板201(赤色マイクロ発光ダイオード202)を異方性導電膜203と接触させる。例えば、搬送しようとする赤色マイクロ発光ダイオード202を受け基板204における接続パッドと位置合わせすることができる。レーザー光206でオリジナル基板201を照射することにより、赤色マイクロ発光ダイオードを選択的に剥離する。

【0089】

図4Cには剥離後の赤色マイクロ発光ダイオード202rが示されている。

【0090】

図4Dはオリジナル基板207及びその緑色マイクロ発光ダイオード208を示す。剥離しようとする緑色マイクロ発光ダイオードは受け基板204における接続パッドと位置合わせられている。

30

【0091】

図4Eは、緑色マイクロ発光ダイオード208が小さい力により異方性導電膜203と接触することを示す。レーザー光209を介して少なくとも1つの緑色マイクロ発光ダイオードを選択的に剥離する。

【0092】

図4Fは剥離後の赤色マイクロ発光ダイオード202rと緑色マイクロ発光ダイオード208gを示す。

【0093】

図4Gはオリジナル基板210及びその青色マイクロ発光ダイオード211を示す。剥離しようとする青色マイクロ発光ダイオードは受け基板204における接続パッドと位置合わせられている。

40

【0094】

図4Hは、青色マイクロ発光ダイオード211が小さい力により異方性導電膜203と接触することを示す。レーザー光212を介して少なくとも1つの青色マイクロ発光ダイオードを選択的に剥離する。

【0095】

図4Iは剥離後の赤色マイクロ発光ダイオード202r、緑色マイクロ発光ダイオード208gと青色マイクロ発光ダイオード211bを示す。

【0096】

50

3色の発光ダイオードを搬送した後、欠陥が存在するか否かを点検し、修復することができる。

【0097】

図4Jには補助基板213が示されている。補助基板213は平板型のリジッド基板、例えば、ガラス基板である。補助基板213には、ポリマー214、例えば、3M L C 5200 / 5320ポリマーが塗布されている。該ポリマーは、例えば紫外線により硬化されることができ、且つ赤色レーザー光により結合解除することができる。

【0098】

図4Kにおいて、補助基板213を介してACF203に対する処理を行う。例えば、処理条件は、温度が150～200、印加される圧力が1MPa～4MPa、圧力を印加する時間が10秒～30秒である。前記処理により、ACF203は垂直方向にマイクロ発光ダイオードを対応する接続パッドと接続させる。

10

【0099】

その後、(ポリマー214を介して)補助基板213に対する結合解除を行う。

【0100】

図4Lにおいて、下記のような通常の後続処理を実行する。ポリマー214をエッチングすることによって、マイクロ発光ダイオードのエピタキシャル層を露出させ、マイクロ発光ダイオードのエピタキシャル層にN電極215(例えば、ITO材料電極)を形成し、N電極においてパッケージング216(例えば、PET積層を行う)を行う。

20

【0101】

図5は本発明によるマイクロ発光ダイオードの搬送に用いられる方法のもう一つの例示的な実施例を示すフローチャートである。

【0102】

図5に示すように、ステップS3100において、少なくとも1つのマイクロ発光ダイオードをオリジナル基板から支持体に搬送する。例えば、オリジナル基板はレーザー光透明性を有する。

30

【0103】

一例において、該ステップは、マイクロ発光ダイオードが形成されているオリジナル基板を、表面に光放出接着剤がある支持体に取り付けることと、オリジナル基板側からレーザー光でオリジナル基板を照射して、オリジナル基板から前記少なくとも1つのマイクロ発光ダイオードを剥離することと、支持体側から光を照射することにより、剥離されていないマイクロ発光ダイオードを放出することとを含むことができ、前記マイクロ発光ダイオードは光放出接着剤を介して支持体に接着される。この実例において、支持体は透光性を有する。

【0104】

例えば、前記光放出接着剤は紫外線照射テープ(UV Tape)であってもよい。例えば、支持体は剛性のものである。搬送過程に、マイクロ発光ダイオードの変位は最終的製品の品質に影響を与える。本願の発明者は、剛性の支持体を用いることによって、このような変位を減少させることを発見した。これは当業者にまだ注目されていないところである。例えば、支持体の材料はPETであってもよい。

40

【0105】

一般的に、赤色マイクロ発光ダイオードは、例えばサファイア基板などのレーザー光透明性の基板に形成されにくい。そのため、一実例において、予め赤色マイクロ発光ダイオードを形成し、その後赤色マイクロ発光ダイオードをオリジナル基板に搬送することによって、最終的に受け基板に搬送することができる。例えば、該実施例において、成長基板に赤色マイクロ発光ダイオードを形成することができる。続いて、赤色マイクロ発光ダイオードを中間基板に搬送する。その後、赤色マイクロ発光ダイオードを中間基板からオリジナル基板に搬送する。

【0106】

ステップS3200において、前記少なくとも1つのマイクロ発光ダイオードを支持体か

50

らスペア基板に搬送する。

【0107】

例えば、スペア基板はその表面にエラストマー又はポリマーを有する。例えば、エラストマー又はポリマーを介して前記少なくとも1つのマイクロ発光ダイオードをスペア基板に結合させる。

【0108】

一実例において、該ステップは、さらに、前記少なくとも1つのマイクロ発光ダイオードを有する支持体をスペア基板に結合させることと、支持体側から光を照射して、前記少なくとも1つのマイクロ発光ダイオードを放出することと、を含むことができる。

【0109】

ステップS3300において、前記少なくとも1つのマイクロ発光ダイオードをスペア基板から受け基板に搬送する。

【0110】

一実例において、該ステップは、さらに、前記少なくとも1つのマイクロ発光ダイオードと受け基板における接続パッドを位置合わせすることと、エラストマー又はポリマーを介して前記少なくとも1つのマイクロ発光ダイオードを剥離することとを含むことができる。

【0111】

例えば、それぞれ赤色マイクロ発光ダイオード、青色マイクロ発光ダイオードと緑色マイクロ発光ダイオードに対して上記搬送ステップを実行することができる。ここで、詳細な説明を省略する。

【0112】

上記処理の後、マイクロ発光ダイオードに対して通常の後続処理を実行することができる。例えば、後続処理は、マイクロ発光ダイオードを有する受け基板にポリマーを塗布することと、ポリマーを硬化させることと、ポリマーをエッチングすることによって、マイクロ発光ダイオードのエピタキシャル層を露出させることと、マイクロ発光ダイオードのエピタキシャル層にN電極を形成することと、N電極においてパッケージングを行うことと、を含むことができる。

【0113】

本発明の発明者は、マイクロ発光ダイオードの搬送過程に、一般的にオリジナル基板における一部のマイクロ発光ダイオードのみを搬送することを発見した。直接マイクロ発光ダイオードを受け基板に搬送する場合、オリジナル基板に残されたマイクロ発光ダイオードを汚染させやすい。この実施例において、中間を経由する支持体の搬送により、このような汚染を減少させることができる。

【0114】

該もう一つの実施例において、本発明は、さらに、マイクロ発光ダイオード装置を製造する方法を含む。該製造方法は、前記実施例によるマイクロ発光ダイオードの搬送に用いられる方法を使用してマイクロ発光ダイオードを受け基板に搬送することを含む。前記受け基板は、例えば、ディスプレイパネル又は表示基板である。前記マイクロ発光ダイオード装置は、例えば、ディスプレイ装置である。

【0115】

該また別の実施例において、本発明は、マイクロ発光ダイオード装置、例えば、ディスプレイ装置を更に含む。前記実施例によるマイクロ発光ダイオード装置を製造する方法を利用することで前記マイクロ発光ダイオード装置を製造することができる。

【0116】

該また別の実施例において、本発明は、電子機器を更に含む。該電子機器は、前記実施例によるマイクロ発光ダイオード装置を含む。該電子機器は、例えば、携帯電話、タブレットPCなどであってもよい。

【0117】

一般的に、赤色マイクロ発光ダイオードは、例えばサファイア基板などのレーザー光透過

10

20

30

40

50

性を有するオリジナル基板に直接形成されることができない。そのため、予め別の基板に赤色マイクロ発光ダイオードを形成し、その後、サファイア基板に搬送しなければならない。図6A～図6Fは本発明による赤色マイクロ発光ダイオードの搬送に用いられる実例を示す。

【0118】

図6Aに示すように、例えばGaN基板などの成長基板301に赤色マイクロ発光ダイオード302を形成する。

【0119】

図6Bに示すように、仮結合のポリマー303により、赤色マイクロ発光ダイオード302と例えばシリコン基板などの中間基板304を結合させる。ポリマー303は、例えば、熱剥離テープ(TRT)である。10

【0120】

図6Cに示すように、例えば、湿式エッチングにより成長基板301を除去する。

【0121】

図6Dに示すように、例えばサファイア基板などのオリジナル基板306にフォトレジスト305が塗布されている。フォトレジスト305により、オリジナル基板306は赤色マイクロ発光ダイオード302に結合される。フォトレジスト305は、200以上20の温度に耐えられるが、一般的には250以上である。

【0122】

図6Eに示すように、200より小さい温度で、ポリマー303を処理して、中間基板304を除去する。

【0123】

図6Fに示すように、各赤色マイクロ発光ダイオード302を隔離するために、フォトレジスト305に対するO₂プラズマエッチングを実行する。

【0124】

図7A～図7Lは、本発明によるマイクロ発光ダイオードの搬送に用いられるまた別の実例を示す。

【0125】

図7Aに示すように、オリジナル基板406にはフォトレジスト405と赤色マイクロ発光ダイオード402がある。赤色マイクロ発光ダイオード402は紫外線照射テープ411に取り付けられている。紫外線照射テープ411は、剛性のPET支持体412に位置する。レーザー光413により、赤色マイクロ発光ダイオードを選択的に剥離する。30

【0126】

図7Bに示すように、支持体412側から紫外線を照射することにより、剥離されていない赤色マイクロ発光ダイオードを放出する。

【0127】

剥離された赤色マイクロ発光ダイオード402rは、オリジナル基板406から離脱されやすい。図7Cに示すように、剥離された赤色マイクロ発光ダイオード402rは、紫外線照射テープ411に接着され、その他の赤色マイクロ発光ダイオードは依然としてオリジナル基板406に残される。

【0128】

図7Dに示すように、例えばガラス基板などのスペア基板415にはエラストマー/ポリマー416がある。例えば、スピンドルによりエラストマー/ポリマー416をスペア基板415に塗布することができる。エラストマー/ポリマー416は、例えばPDMS又は3MLC5320であってもよく、且つ、例えば紫外線により硬化されることがある。

【0129】

図7Eに示すように、支持体側から紫外線を完全に照射することにより、赤色マイクロ発光ダイオード及びエラストマー/ポリマー416を放出する。

【0130】

10

20

30

40

50

その後、例えば、マイクロ発光ダイオードにはマイクロバンプがない場合、銀ペーストを利用してスペア基板415におけるマイクロ発光ダイオードをシルクスクリーン印刷することができる。

【0131】

図7Fに示すように、スペア基板415における赤色マイクロ発光ダイオード402rと受け基板417における接続パッド419を位置合わせする。例えば、受け基板417は表示基板であり、信号リード線418を含む。例えば、リフローにより、赤色マイクロ発光ダイオード402rを接続パッド419に結合させる。リフローの温度は、例えば260より高くてよい。その後、レーザー光リフトオフにより、スペア基板415と受け基板417を分離する。

10

【0132】

図7Gは分離後の受け基板417を示す。受け基板417には接続パッド419と赤色マイクロ発光ダイオード402rがある。

【0133】

図7Hはスペア基板420から受け基板417に緑色マイクロ発光ダイオード422gを搬送することを示す図である。スペア基板420はエラストマー／ポリマー421を有する。

20

【0134】

図7Iは分離後の受け基板417を示す。受け基板417には接続パッド419、赤色マイクロ発光ダイオード402r及び緑色マイクロ発光ダイオード422gがある。

【0135】

図7Jは、スペア基板423から受け基板417に青色マイクロ発光ダイオード425bを搬送することを示す図である。スペア基板423はエラストマー／ポリマー424を有する。

【0136】

図7Kは、分離後の受け基板417を示す。受け基板417には接続パッド419、赤色マイクロ発光ダイオード402r、緑色マイクロ発光ダイオード422g及び青色マイクロ発光ダイオード425bがある。

30

【0137】

図7Lにおいて、搬送後のマイクロ発光ダイオードに対して下記のような通常の後続処理を実行する。マイクロ発光ダイオードを有する受け基板にポリマー426を塗布し、ポリマー426を硬化させ、ポリマーをエッチングすることによって、マイクロ発光ダイオードのエピタキシャル層を露出させ、マイクロ発光ダイオードのエピタキシャル層にN電極427を形成し、N電極においてパッケージング（図示せず）を行う。

【0138】

本発明の技術的解決手段は、垂直構造のマイクロ発光ダイオードだけでなく、横方向構造のマイクロ発光ダイオード（フリップマイクロ発光ダイオード）を使用することもできる。上記図面に示された垂直構造のマイクロ発光ダイオードは例示的なものに過ぎず、本発明の範囲を限定するものではない。図8は横方向マイクロ発光ダイオードの実例を示す。

40

【0139】

図8に示す実例において、マイクロ発光ダイオードは横方向マイクロ発光ダイオードである。横方向マイクロ発光ダイオードにおいて、P電極とN電極は同一側に位置する。図8は赤色横方向マイクロ発光ダイオード505、緑色横方向マイクロ発光ダイオード506と青色横方向マイクロ発光ダイオード507を示す。横方向マイクロ発光ダイオード505は、P電極505p（正極）とN電極505n（負極）を含む。横方向マイクロ発光ダイオード506は、P電極506pとN電極506nを含む。横方向マイクロ発光ダイオード507は、P電極507pとN電極507nを含む。

【0140】

基板504にはリード線構造（接続パッドを含む）515p、515n、516p、516n、517p、517nが設置されている。リード線構造515p、516p、517

50

pは、正極に接続される。リード線構造515n、516n、517nは、負極に接続される。

【0141】

図8の実例において、横方向マイクロ発光ダイオードの電極505p、505n、506p、506n、507p、507nは、それぞれ異方性導電層503を介してリード線構造515p、515n、516p、516n、517p、517nに接続される。

【0142】

横方向マイクロ発光ダイオードの間にポリマー502を塗布することができる。更に横方向マイクロ発光ダイオードに透明なカバー層501を設置することができる。

【0143】

図9は横方向マイクロ発光ダイオードの別の実例を示す。図9の実例と図8の実例の相違点は、図9において、横方向マイクロ発光ダイオードが半田（異方性導電層ではなく）を介して基板に接続されることである。

【0144】

図9には赤色横方向マイクロ発光ダイオード605、緑色横方向マイクロ発光ダイオード606と青色横方向マイクロ発光ダイオード607が示されている。横方向マイクロ発光ダイオード605は、P電極605pとN電極605nを含む。横方向マイクロ発光ダイオード606は、P電極606pとN電極606nを含む。横方向マイクロ発光ダイオード607は、P電極607pとN電極607nを含む。

【0145】

基板604にはリード線構造（接続パッドを含む）615p、615n、616p、616n、617p、617nが設置されている。リード線構造615p、616p、617pは正極に接続される。リード線構造615n、616n、617nは負極に接続される。

【0146】

図9の実例において、例えば、横方向マイクロ発光ダイオードの電極605p、605n、606p、606n、607p、607nは、半田突起602を含む。例えば、更に半田突起602にフラックスを塗布することができる。電極605p、605n、606p、606n、607p、607nは、それぞれリード線構造615p、615n、616p、616n、617p、617n（例えば、リフロー半田付けにより）に接合される。

【0147】

例えば、更に横方向マイクロ発光ダイオードと基板604の間にポリマー603を充填することができる。更に、横方向マイクロ発光ダイオードに透明なカバー層601を設置することができる。これらの処理は従来技術から公知されているものであるため、ここで、その詳細な説明を省略する。

【0148】

従って、例えば、本発明は、更に横方向マイクロ発光ダイオードの具体的な応用を含むことができる。具体的に、本発明は、更にマイクロ発光ダイオードの搬送に用いられる方法を提供することができる。該方法は、レーザー光透過性を有するオリジナル基板に、P電極とN電極が同じ側に位置する横方向マイクロ発光ダイオードであるマイクロ発光ダイオードを形成することと、横方向マイクロ発光ダイオードのP電極とN電極を受け基板に予め設置された接続パッドと接触させることと、オリジナル基板側からレーザー光でオリジナル基板を照射することにより、オリジナル基板から横方向マイクロ発光ダイオードを剥離することと、を含む。

【0149】

横方向マイクロ発光ダイオードを用いる効果の1つは、マイクロ発光ダイオードが搬送された後のN型金属電極処理を省略することができる。更に、ウェハレベルでテストを行う時にP電極とN電極はいずれも既に形成されているため、ウェハレベルでの色分け及び／又はテストを簡略化することができる。

【0150】

10

20

30

40

50

更に、例えば、この方法において、更に受け基板に異方性導電層を設置することにより、異方性導電層を通じて横方向マイクロ発光ダイオードのP電極とN電極を接続パッドと接触させることができる。続いて、オリジナル基板から横方向マイクロ発光ダイオードを剥離した後、異方性導電層を処理し、横方向マイクロ発光ダイオードのP電極とN電極を受け基板における接続パッドに電気的に接続させる。

【0151】

例えば、異方性導電層は、異方性導電膜、異方性導電ペースト及び異方性導電テープの少なくとも1つであってもよい。

【0152】

異方性導電層の接着性及び液体（例えば、フラックス）の表面張力をを利用して横方向マイクロ発光ダイオードのP電極とN電極を受け基板に予め設置された接続パッドと接触させる以外、本発明は、更に重力、静電気力及び／又は電磁力の作用を利用することで前記接触を実現することができる。10

【0153】

例えば、オリジナル基板側からレーザー光でオリジナル基板を照射する場合、横方向マイクロ発光ダイオードはオリジナル基板から分離され、重力により、横方向マイクロ発光ダイオードは受け基板に落下する。

【0154】

例えば、前記接続パッドに電圧を印加することによって静電気力を印加することができ、それにより静電気力の作用を利用して、横方向マイクロ発光ダイオードをオリジナル基板から剥離させた後、受け基板に残す。20

【0155】

例えば、横方向マイクロ発光ダイオードに磁気材料（例えばNi）が含まれている場合、磁場を設置し、電磁力の作用を利用して、横方向マイクロ発光ダイオードをオリジナル基板から剥離させた後、受け基板に残すことができる。

【0156】

同様に、更に、この横方向マイクロ発光ダイオードを応用した実例における搬送方法をマイクロ発光ダイオード装置を製造する方法に応用することによって、横方向マイクロ発光ダイオードを受け基板に搬送することができる。前記受け基板は、例えば、ディスプレイパネル又は表示基板である。前記マイクロ発光ダイオード装置は、例えば、ディスプレイ装置である。30

【0157】

例えば、更に、前記製造方法を使用することでマイクロ発光ダイオード装置、例えば、ディスプレイ装置を製造することができる。このようなマイクロ発光ダイオード装置は横方向マイクロ発光ダイオードを用いる。

【0158】

例えば、本発明は、電子機器を更に含む。該電子機器は、前記マイクロ発光ダイオード装置を含む。該電子機器は、例えば、携帯電話、タブレットPCなどであってもよい。

【0159】

図10は本発明による非接触の作用力を利用してマイクロ発光ダイオードを搬送する一方を示すフローチャートである。40

【0160】

図10に示すように、マイクロ発光ダイオードの搬送に用いられる方法では、ステップS4100において、レーザー光透過性を有するオリジナル基板にマイクロ発光ダイオードを形成する。

【0161】

前記マイクロ発光ダイオードは、例えば、横方向マイクロ発光ダイオードであってもよく、垂直構造のマイクロ発光ダイオードであってもよい。横方向マイクロ発光ダイオードにおいて、P電極とN電極は同じ側に位置する。垂直構造のマイクロ発光ダイオードにおいて、P電極とN電極は反対側に位置する。50

【 0 1 6 2 】

ステップ S 4 2 0 0において、オリジナル基板側からレーザー光でオリジナル基板を照射することにより、オリジナル基板からマイクロ発光ダイオードを剥離する。

【 0 1 6 3 】

ステップ S 4 3 0 0において、非接触の作用力を利用して、マイクロ発光ダイオードを受け基板に予め設置された接続パッドと接触させる。

【 0 1 6 4 】

非接触の作用力とは、このような作用力自体を印加する時、物体同士の直接接触が要らないことを指す。例えば、非接触の作用力は、磁場を介して印加することができる。これは異方性導電層の接着性及び液体（例えば、フラックス）の表面張力をを利用して印加する作用力と異なる。当業者であれば、非接触の作用力自体の印加には物体同士の直接接触が要らないが、非接触の作用力により物体同士の直接接触を保持することができることを理解すべきである。例えば、以下に非接触の作用力の幾つかの実例を提供する。

10

【 0 1 6 5 】

例えば、前記非接触の作用力は重力である。マイクロ発光ダイオードは受け基板の上方に位置する。剥離を実行した後、重力により、マイクロ発光ダイオードは受け基板に落下され受け基板に残される。

【 0 1 6 6 】

例えば、前記非接触の作用力は静電気力である。前記接続パッドに電圧を印加することによって前記静電気力を印加することができる。

20

【 0 1 6 7 】

例えば、前記非接触の作用力は電磁力である。マイクロ発光ダイオードに磁気材料が含まれる場合、磁石（例えば、永久磁石）により磁場を設置することによって、電磁力の作用を利用することができ、よってマイクロ発光ダイオードをオリジナル基板から剥離させた後、受け基板に残し、直接又は間接に接続パッドと接触させる。

【 0 1 6 8 】

この実施例では、非接触方式により、マイクロ発光ダイオードを受け基板に付着させるが、これは従来技術に想定されていないものである。

【 0 1 6 9 】

例えば、マイクロ発光ダイオードの電極は半田突起を含む。例えば、リフロー半田付けなどにより、前記半田突起を前記接続パッドに接合させる。

30

【 0 1 7 0 】

図 1 0 におけるステップ順序は本発明に対する如何なる制限も構成しない。例えば、図 1 0 にはステップ S 4 2 0 0 がステップ S 4 3 0 0 の前であると示されているが、重力、静電気力又は電磁力は、例えば、ステップ S 4 2 0 0 の前又はステップ S 4 2 0 0 を実行する時に印加されてもよい。言い換えると、例えば、ステップ S 4 2 0 0 の前又はステップ S 4 2 0 0 と共にステップ S 4 3 0 0 を実行することができる。

【 0 1 7 1 】

同様に、更に、この搬送方法をマイクロ発光ダイオード装置を製造する方法に応用することによって、マイクロ発光ダイオードを受け基板に搬送することができる。前記受け基板は、例えば、ディスプレイパネル又は表示基板である。前記マイクロ発光ダイオード装置は、例えば、ディスプレイ装置である。

40

【 0 1 7 2 】

例えば、更に、前記製造方法を使用することでマイクロ発光ダイオード装置、例えばディスプレイ装置を製造することができる。

【 0 1 7 3 】

例えば、本発明は、電子機器を更に含む。該電子機器は、前記マイクロ発光ダイオード装置を含む。該電子機器は、例えば、携帯電話、タブレット P C などであってもよい。

【 0 1 7 4 】

図 1 1 は、本発明のまた別の実施例によるマイクロ発光ダイオードの欠陥を修復する方法

50

を示すフローチャートである。

【0175】

図11に示すように、ステップS5100において、受け基板におけるマイクロ発光ダイオードの欠陥パターンを取得する。

【0176】

例えば、自動目視検査、フォトルミネッセンス、電子光学検知、電気特性測定などにより、欠陥パターンを取得することができる。これらの検出方式は本発明の改善されたところではなく、従来技術であってもよいため、ここで、その詳細な説明を省略する。

【0177】

ステップS5200において、レーザー光透過性を有する修復キャリア基板に欠陥パターンに対応するマイクロ発光ダイオードを形成する。10

【0178】

一実例において、まず欠陥パターンでマイクロ発光ダイオードを仮基板に取り付けることができる。

【0179】

例えば、前記仮基板は剛性のもの、例えばP E T板である。例えば、仮基板には接着剤、例えば、紫外線照射テープが塗布されている。よって、レーザー光透過性を有するオリジナル基板におけるマイクロ発光ダイオードを接着剤と接触させることができる。続いて、欠陥パターンに従って、レーザー光でオリジナル基板を照射し、オリジナル基板からマイクロ発光ダイオードを剥離する。部分接着剤を放出することによって、欠陥パターンに従った剥離後のマイクロ発光ダイオードは仮基板に残し、剥離されていないマイクロ発光ダイオードを放出する。部分接着剤が放出された後、剥離されていないマイクロ発光ダイオードは依然としてオリジナル基板に残される。部分接着剤の放出とは、放出後、接着剤の残留接着力は既に剥離されたマイクロ発光ダイオードを十分にオリジナル基板から離脱させるが、剥離されていないマイクロ発光ダイオードはオリジナル基板から離脱させることができないことを指す。20

【0180】

続いて、仮基板におけるマイクロ発光ダイオードを修復キャリア基板に搬送する。

【0181】

例えば、まず仮基板におけるマイクロ発光ダイオードを修復キャリア基板に結合させることができる。仮基板におけるマイクロ発光ダイオードは、例えば、ポリマーフィルムを介して修復キャリア基板に結合させることができる。続いて、完全接着剤を放出することによって、マイクロ発光ダイオードを仮基板から剥離する。例えば、マイクロ発光ダイオードを仮基板から剥離した後にポリマーフィルムの少なくとも一部、例えば、マイクロ発光ダイオードの間のポリマーフィルム部分を除去する。30

【0182】

例えば、U V露光により前記部分接着剤の放出と完全接着剤の放出を実行することができる。

【0183】

一般的に、部分接着剤の放出に使用される露光時間又はエネルギーは標準露光時間又はエネルギーより小さく、すなわち、部分放出の露光時間は標準時間より小さく、及び／又は、部分放出のエネルギーは標準エネルギーより小さい。完全接着剤の放出に使用される露光時間又はエネルギーは標準露光時間又はエネルギーより大きい又は等しく、すなわち、完全に放出される露光時間は標準時間より大きい又は等しく、及び／又は、完全に放出されるエネルギーは標準エネルギーより大きい又は等しい。標準露光時間又はエネルギーとは、ちょうど、接着剤を完全に放出させるために必要な露光時間又はエネルギーであってもよく、又は公称露光時間又はエネルギーであってもよいことを指す。40

【0184】

ステップS5300において、修復キャリア基板におけるマイクロ発光ダイオードを受け基板における欠陥位置に合わせ、欠陥位置の接続パッドと接触させる。

10

20

30

40

50

【 0 1 8 5 】

ステップ S 5 4 0 0において、修復キャリア基板側からレーザー光で修復キャリア基板を照射することにより、修復キャリア基板からマイクロ発光ダイオードを剥離する。

【 0 1 8 6 】

例えば、修復キャリア基板はサファイア基板である。上記のように、本発明において、採用される基板はレーザー光透明性を有する。言い換えると、剥離されるマイクロ発光ダイオードのデバイスなどに比べ、照射しようとするレーザー光に対して、該基板は透明であり、すなわち、更に高い透光率を有する。そのため、照射される時、レーザー光のエネルギーは主にその後側のデバイス（マイクロ発光ダイオード）に吸収され、剥離を実現する。当然ながら、レーザー光透過性を有する基板とデバイスの間の透光率の差が大きいほど、剥離の効果は良い。10

【 0 1 8 7 】

該また別の実施例において、本発明は、更にマイクロ発光ダイオード装置を製造する方法を提供する。該製造方法は、前記実施例によるマイクロ発光ダイオードの欠陥を修復する方法を使用して受け基板におけるマイクロ発光ダイオードの欠陥を修復することを含む。前記受け基板は、例えば、ディスプレイパネル又は表示基板である。前記マイクロ発光ダイオード装置は、例えば、表示装置である。

【 0 1 8 8 】

該また別の実施例において、本発明は、更にマイクロ発光ダイオード装置、例えば表示装置を提供する。前記実施例によるマイクロ発光ダイオード装置を製造する方法を使用することで前記マイクロ発光ダイオード装置を製造することができる。20

【 0 1 8 9 】

該また別の実施例において、本発明は、更に電子機器を提供する。該電子機器は前記実施例によるマイクロ発光ダイオード装置を含む。該電子機器は、例えば、携帯電話、タブレット P C などであってもよい。

【 0 1 9 0 】

大型マイクロ発光ダイオードが受け基板に搬送された後、一定の歩留まり損失が発生する。そのため、多くの場合、製品の品質を保証するために修復を実行しなければならない。従来技術においてはピックアップヘッドを用いて修復を実行する。従来技術の修復方式は比較的複雑であり、且つ効率が低い。本発明による修復方式は比較的簡単であり、及び／又は高い効率を有する。30

【 0 1 9 1 】

図 1 2 A ~ 図 1 2 F は本発明によるマイクロ発光ダイオードの欠陥を修復するのに用いられる一実例を示す。

【 0 1 9 2 】

図 1 2 A に示すように、オリジナル基板 7 0 1 にはマイクロ発光ダイオード 7 0 3 が形成されている。マイクロ発光ダイオード 7 0 3 は、欠陥のあるマイクロ発光ダイオードと良好なマイクロ発光ダイオードを含む。マイクロ発光ダイオードを接着剤層 7 0 4 を介して仮基板 7 0 5 に取り付ける。接着剤層 7 0 4 は、例えば紫外線照射テープである。前記仮基板 7 0 5 は、例えば P E T 板である。欠陥パターンに従って、レーザー光 7 0 2 でオリジナル基板 7 0 1 を照射することにより、オリジナル基板から欠陥のあるマイクロ発光ダイオードを剥離する。40

【 0 1 9 3 】

図 1 2 B に示すように、仮基板 7 0 5 側から紫外線 7 0 6 で接着剤層（紫外線照射テープ）7 0 4 を部分的に露光させる。

【 0 1 9 4 】

図 1 2 C に示すように、部分的に露光された後、接着剤層 7 0 4 は依然として一定の残留接着性を有し、既にレーザー光リフトオフされたマイクロ発光ダイオード 7 0 3 b を十分にオリジナル基板から離脱させるが、レーザー光リフトオフされていないマイクロ発光ダイオード 7 0 3 a は依然としてオリジナル基板に残される。欠陥パターンでマイクロ発光50

ダイオードに対するレーザー光リフトオフを実行するため、接着剤層704（又は仮基板705）には欠陥パターンに基づいて配列された良好なマイクロ発光ダイオードがある。

【0195】

図12Dに示すように、ポリマーフィルム708を接合させることにより接着剤層704におけるマイクロ発光ダイオード703bを修復キャリア基板707に仮結合させる。続いて、接着剤層704を完全に露光させる。図12Eに示すように、接着剤層704はマイクロ発光ダイオード703bから分離される。図12Fは修復を行うのに用いられる修復キャリア基板707及びその上の欠陥パターンに基づくマイクロ発光ダイオード703bを示している。図12Fに示すように、更に、マイクロ発光ダイオード703bの間の接合ポリマーフィルム708を除去し、マイクロ発光ダイオード703bと基板707との間のフィルム部分だけを残すことができる。

10

【0196】

続いて、レーザー光リフトオフの方式により、修復キャリア基板707を受け基板における欠陥を修復するのに用いることができる。

【0197】

図13は本発明のまた別の例示的な実施例による欠陥のあるマイクロ発光ダイオードを事前排除するのに用いられる方法を示すフローチャートである。

【0198】

図13に示すように、ステップS6100において、レーザー光透過性を有する基板における欠陥のあるマイクロ発光ダイオードの欠陥パターンを取得する。

20

【0199】

例えば、自動目視検査、フォトルミネッセンス、電子光学検知又は電気特性測定により、欠陥パターンを取得することができる。

【0200】

ステップS6200において、欠陥パターンに従って、レーザー光透過性を有する基板側からレーザー光でレーザー光透過性を有する基板を照射することにより、レーザー光透過性を有する基板から欠陥のあるマイクロ発光ダイオードを剥離する。

30

【0201】

一実例において、剥離されたマイクロ発光ダイオードがレーザー光透過性基板を離脱するように、接触の方式により作用力を印加する。例えば、レーザー光透過性を有する基板におけるマイクロ発光ダイオードを紫外線照射テープに取り付けることができる。例えば、紫外線照射テープは剛性の支持体に付着されている。レーザー光を介して欠陥のあるマイクロ発光ダイオードを紫外線照射テープに剥離し、UV露光により欠陥のないマイクロ発光ダイオードをレーザー光透過性を有する基板に残す。

【0202】

別の実例において、非接触の作用力をを利用して、レーザー光透過性基板から欠陥のあるマイクロ発光ダイオードを剥離することができる。前述のように、非接触の作用力は接触の方式により印加する必要がない。例えば、非接触の作用力は重力、静電気力と電磁力の少なくとも1つである。前述の方式でこれら的作用力を印加することができる。

40

【0203】

本発明によれば、マイクロ発光ダイオードが受け基板に搬送された後に修復を行うことができる以外に、又は、更に前記搬送の前にレーザー光透過性を有する基板において修復を行うこともできる。例えば、レーザー光透過性を有する基板において、剥離されたマイクロ発光ダイオードの位置に良好なマイクロ発光ダイオードを形成する。前述の修復方法を利用することによって、欠陥位置に良好なマイクロ発光ダイオードを形成することができる。

【0204】

また別の実施例において、本発明は、更にマイクロ発光ダイオード装置を製造する方法を提供する。該製造方法は、前記実施例による欠陥のあるマイクロ発光ダイオードを事前排除する方法を使用してレーザー光透過性を有する基板における欠陥のあるマイクロ発光ダ

50

イオードを事前排除することを含む。前記受け基板は、例えば、ディスプレイパネル又は表示基板である。前記マイクロ発光ダイオード装置は、例えば表示装置である。

【0205】

該また別の実施例において、本発明は、更にマイクロ発光ダイオード装置、例えば表示装置を提供する。前記実施例によるマイクロ発光ダイオード装置を製造する方法を使用することで前記マイクロ発光ダイオード装置を製造することができる。

【0206】

該また別の実施例において、本発明は、更に電子機器を提供する。該電子機器は、前記実施例によるマイクロ発光ダイオード装置を含む。該電子機器は、例えば、携帯電話、タブレットPCなどであってもよい。

10

【0207】

従来技術において、搬送を行う時、基板における良好なマイクロ発光ダイオードと欠陥のあるマイクロ発光ダイオードは、いずれも受け基板に搬送される。しかし、本発明の技術的解決手段によれば、周知の良好なマイクロ発光ダイオードのみが受け基板に搬送される。

【0208】

図14A～図14Cは本発明による欠陥のあるマイクロ発光ダイオードを事前排除するのに用いられる一実例を示す。

【0209】

この実例において、まず例えば、自動目視検査、フォトルミネッセンス、電子光学検知又は電気特性測定などによりレーザー光透過性を有する基板における欠陥パターンを取得する。続いて、レーザー光透過性を有する基板を紫外線照射テープに取り付ける。図14Aに示すように、紫外線照射テープ804は支持体805に位置する。レーザー光透過性を有する基板801は、マイクロ発光ダイオード803を介して紫外線照射テープ804に取り付けられる。欠陥パターンに従って、レーザー光802で基板801を照射し、基板801から欠陥のあるマイクロ発光ダイオードを剥離する。

20

【0210】

図14Bに示すように、支持体805側から紫外線806で紫外線照射テープ804を部分的に露光させる。

30

【0211】

図14Cに示すように、部分的に露光された後、紫外線照射テープ804は依然として一定の残留接着性を有し、既にレーザー光リフトオフされたマイクロ発光ダイオード803bを十分に基板801から離脱させ、レーザー光リフトオフされていないマイクロ発光ダイオード803aは依然として基板801に残される。

【0212】

図15A～図15Bは本発明による欠陥のあるマイクロ発光ダイオードを事前排除するのに用いられる別の実例を示す。

【0213】

図15Aに示すように、基板(ウェハ)901には良好なマイクロ発光ダイオード902と欠陥のあるマイクロ発光ダイオード903がある。本発明による方法により、マイクロ発光ダイオードを基板901から受け基板(図示せず)に搬送する前に、欠陥のあるマイクロ発光ダイオード903を事前排除する。図15Bは欠陥のあるマイクロ発光ダイオードを事前排除した後の基板901を示す。

40

【0214】

図16A～図16Bは、図15BにおけるブロックAに示された領域の拡大図である。図16Aに示すように、位置903aにおける欠陥のあるマイクロ発光ダイオードは事前排除される。図16Bに示すように、直接基板901において修復を実行することにより、位置903aに良好なマイクロ発光ダイオードを形成することができる。好ましくは、マイクロ発光ダイオードを基板901から受け基板に搬送した後に前記修復を実行してもよい。

50

【 0 2 1 5 】

図17は本発明によるウェハレベルでマイクロ発光ダイオードを搬送する方法のまた別の例示的な実施例を示すフローチャートである。

【 0 2 1 6 】

図17に示すように、ステップS7100において、レーザー光透過性を有するオリジナル基板におけるマイクロ発光ダイオードを第1接合層を介してキャリア基板に仮接合させる。

【 0 2 1 7 】

例えば、前記第1接合層はUV剥離テープ又は光剥離テープであってもよい。例えば、前記キャリア基板はPET板であってもよい。PET板は剛性のものであり、UV剥離テープ又は光剥離テープを十分に支持することができ、搬送されたマイクロ発光ダイオードが変位することを防止する。

10

【 0 2 1 8 】

ステップS7200において、オリジナル基板側からレーザー光でオリジナル基板を照射することにより、オリジナル基板から、選択されたマイクロ発光ダイオードを剥離する。

【 0 2 1 9 】

ステップS7300において、第1接合層に対する部分的放出を実行し、よって選択されたマイクロ発光ダイオードをキャリア基板に搬送する。

20

【 0 2 2 0 】

例えば、前記第1接合層を照射する紫外線又は光の強度及び／又は照射の時間を制御することによって第1接合層の放出程度を制御することができる。

【 0 2 2 1 】

一実例において、剥離されたマイクロ発光ダイオードをキャリア基板に搬送することを十分に保証するために、部分的放出を実行する時、前記マイクロ発光ダイオードに非接触の作用力を印加することができる。例えば、前記非接触の作用力は重力、静電気力と電磁力の少なくとも1つである。

【 0 2 2 2 】

ステップS7400において、キャリア基板におけるマイクロ発光ダイオードを第2接合層を介して搬送ヘッド基板に仮接合させる。

30

【 0 2 2 3 】

ステップS7500において、第1接合層に対する完全放出を実行することにより、前記マイクロ発光ダイオードを搬送ヘッド基板に搬送する。

【 0 2 2 4 】

例えば、紫外線又は光を用いて露光させることによって、前記部分的放出と完全放出を実行することができる。

【 0 2 2 5 】

ステップS7600において、搬送ヘッド基板におけるマイクロ発光ダイオードを受け基板に接合させる。

40

【 0 2 2 6 】

ステップS7700において、第2接合層を放出し、搬送ヘッド基板を除去することによって、マイクロ発光ダイオードを受け基板に搬送する。

【 0 2 2 7 】

例えば、放熱により前記第2接合層を放出することができる。

【 0 2 2 8 】

一実例において、搬送されたマイクロ発光ダイオードは垂直構造である。垂直構造のマイクロ発光ダイオードを使用することによって更に高解像度の表示パネルを提供することができる。搬送過程に、垂直構造のマイクロ発光ダイオードは未完成のマイクロ発光ダイオードである。そのため、マイクロ発光ダイオードを受け基板に搬送した後、受け基板におけるマイクロ発光ダイオードにN電極を形成し、N電極においてパッケージングを行うことによって、完全なマイクロ発光ダイオードを形成する。

50

【 0 2 2 9 】

表示パネルの良品率を向上させるために、冗長方式で前記マイクロ発光ダイオードを受け基板に配置することができる。

【 0 2 3 0 】

また別の実施例において、本発明は、更にマイクロ発光ダイオード装置を製造する方法を提供する。該製造方法は、前記実施例によるウェハレベルでマイクロ発光ダイオードを搬送する方法を使用してマイクロ発光ダイオードをマイクロ発光ダイオード装置の受け基板に搬送することを含む。前記受け基板は、例えば、ディスプレイパネル又は表示基板である。前記マイクロ発光ダイオード装置は、例えば表示装置である。

【 0 2 3 1 】

該また別の実施例において、本発明は、更にマイクロ発光ダイオード装置、例えば表示装置を提供する。前記実施例によるマイクロ発光ダイオード装置を製造する方法を使用することで前記マイクロ発光ダイオード装置を製造することができる。

【 0 2 3 2 】

該また別の実施例において、本発明は、更に電子機器を提供する。該電子機器は前記実施例によるマイクロ発光ダイオード装置を含む。該電子機器は、例えば、携帯電話、タブレットＰＣなどであってもよい。

【 0 2 3 3 】

図18A～18Jは本発明によるウェハレベルでマイクロ発光ダイオードの搬送する一実例を示す。

【 0 2 3 4 】

図18Aに示すように、レーザー光透過性を有するオリジナル基板1001にマイクロ発光ダイオードを形成する。図18Aには赤色マイクロ発光ダイオード1003rが示されている。オリジナル基板1001は、例えばサファイア基板である。

【 0 2 3 5 】

マイクロ発光ダイオード1003rを第1接合層を介してキャリア基板1005に仮接合させる。例えば、前記第1接合層1004はUV剥離テープ又は光剥離テープであってもよい。例えば、示されたキャリア基板はP E T板であってもよい。

【 0 2 3 6 】

図18Aにおいて、オリジナル基板側からレーザー光1002でオリジナル基板1001を照射することにより、オリジナル基板から、選択されたマイクロ発光ダイオードを剥離する。

【 0 2 3 7 】

図18Bに示すように、第1接合層1004に対する部分的放出を実行する。図18Cに示すように、選択されたマイクロ発光ダイオード1003rをキャリア基板1005に搬送する。

【 0 2 3 8 】

例えば、前記第1接合層を照射する紫外線又は光1006の強度及び／又は照射の時間を制御することによって第1接合層1004の放出程度を制御することができる。

【 0 2 3 9 】

部分的放出の効果を向上させるために、更に前記マイクロ発光ダイオードに非接触の作用力を印加することができる。例えば、前記非接触の作用力は重力、静電気力と電磁力の少なくとも1つである。

【 0 2 4 0 】

続いて、図18Dにおいて、マイクロ発光ダイオード1003rを第2接合層を介して搬送ヘッド基板1008に仮接合させる。

【 0 2 4 1 】

図18Eにおいて、第1接合層1004に対する完全放出を実行する。図18Fにおいて、前記マイクロ発光ダイオード1003rは搬送ヘッド基板1008に搬送される。

【 0 2 4 2 】

10

20

30

40

50

例えば、紫外線又は光を用いて露光させることによって、前記部分的放出と完全放出を実行することができる。

【0243】

図18Gと図18Hは、それぞれ搬送ヘッド基板1010と搬送ヘッド基板1012を示す。搬送ヘッド基板1010は、緑色マイクロ発光ダイオード1003gと第2接合層1009を有する。搬送ヘッド基板1012は、青色マイクロ発光ダイオード1003bと第2接合層1011を有する。

【0244】

図18Iにおいて、搬送ヘッド基板におけるマイクロ発光ダイオード1003rを受け基板1013に接合させることによって、搬送を完了させる。

10

【0245】

図18Jにおいて、第2接合層が放出され、且つ搬送ヘッド基板が除去される。赤色、緑色と青色マイクロ発光ダイオード1003r、1003g、1003bは受け基板1013に搬送される。

【0246】

例えば、放熱により前記第2接合層を放出することができる。

【0247】

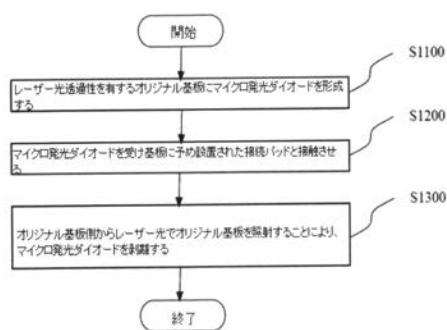
上記マイクロ発光ダイオードは垂直構造であってもよい。そのため、マイクロ発光ダイオードを受け基板1013に搬送した後、マイクロ発光ダイオードにN電極を形成し、N電極においてパッケージングを行うことによって、完全なマイクロ発光ダイオード（図示せず）を形成する。

20

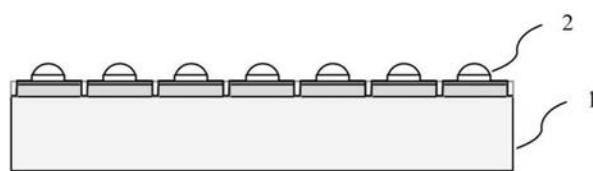
【0248】

既に実例を通じて本発明の幾つかの特定の実施例を詳細に説明したが、当業者であれば、以上の実例は説明するためのものに過ぎず、本発明の範囲を制限するためのものではないことを理解すべきである。当業者であれば、本発明の範囲と趣旨を逸脱しない限り、上記実施例を修正することができることを理解すべきである。本発明の範囲は、添付の特許請求の範囲により制限される。

【図1】



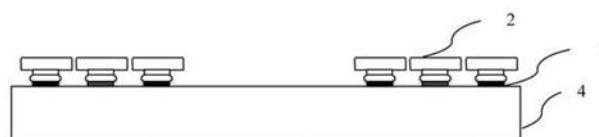
【図2 A】



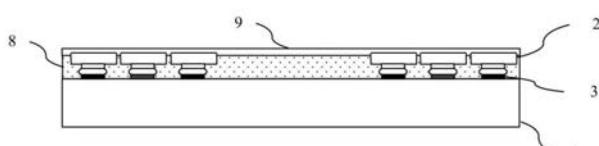
【図2 E】



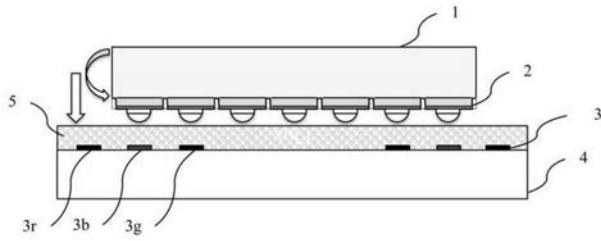
【図2 F】



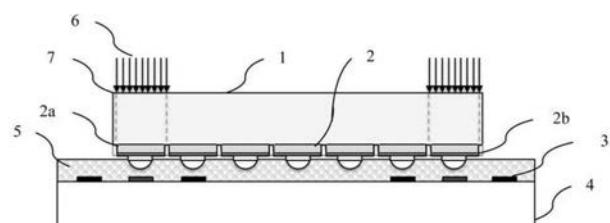
【図2 G】



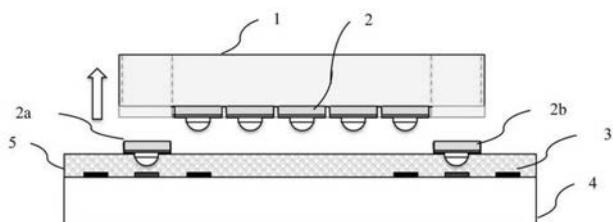
【図2 B】



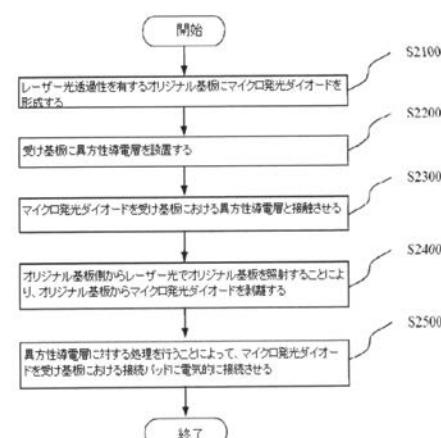
【図2 C】



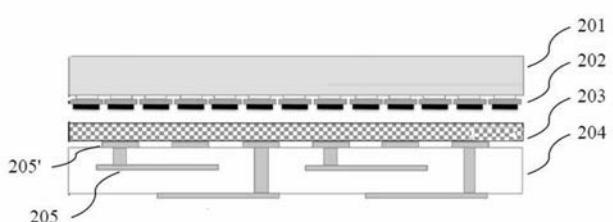
【図2 D】



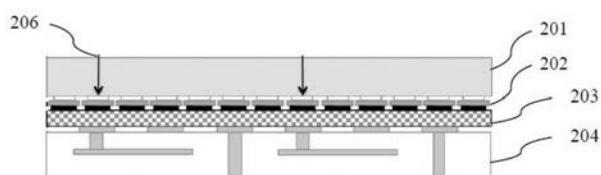
【図3】



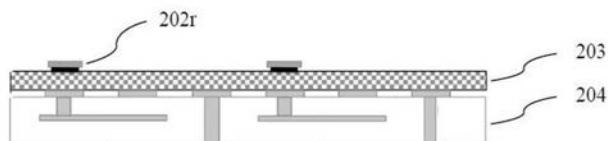
【図4 A】



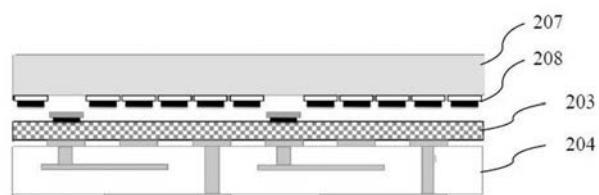
【図4B】



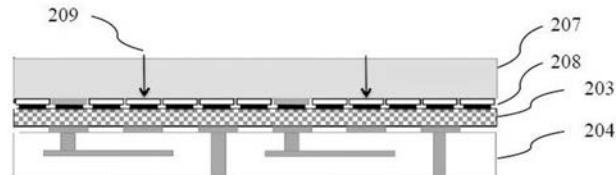
【図4C】



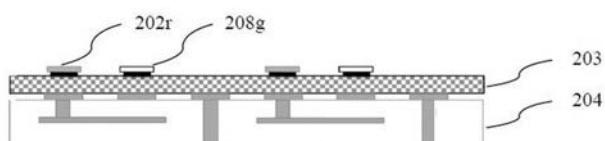
【図4D】



【図4E】



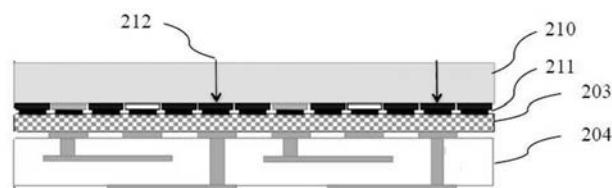
【図4F】



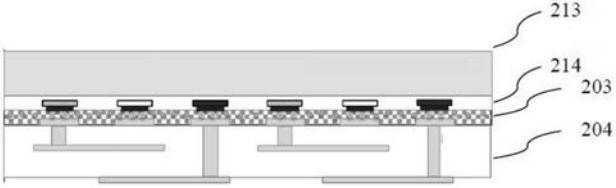
【図4G】



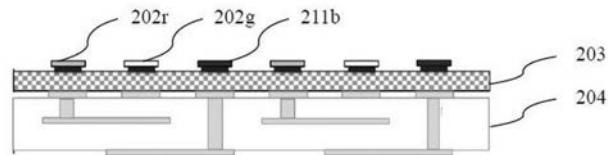
【図4H】



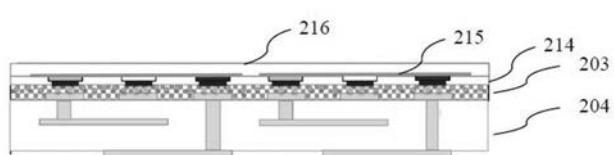
【図4K】



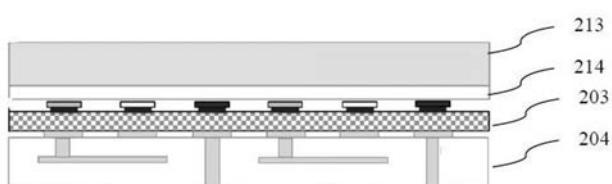
【図4I】



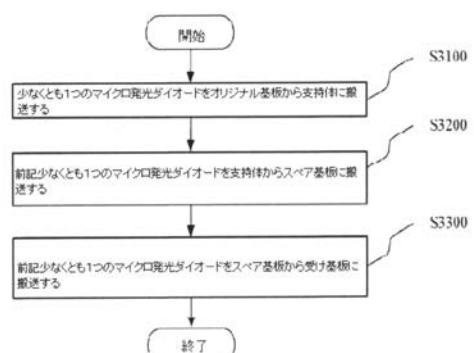
【図4L】



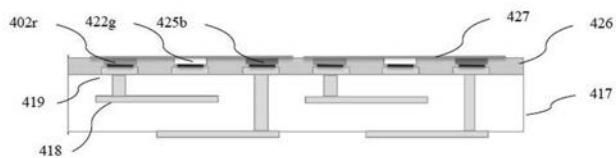
【図4J】



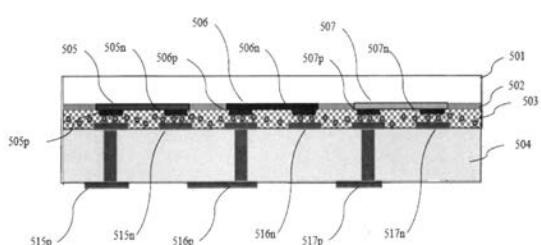
【図5】



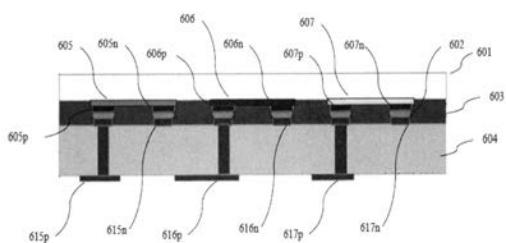
【図 7 L】



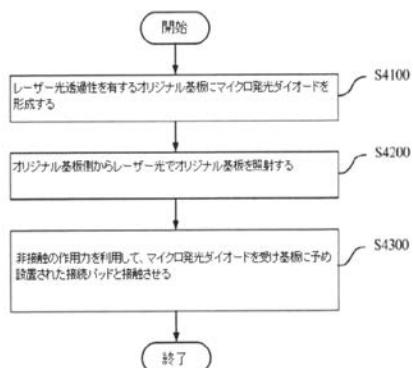
【図 8】



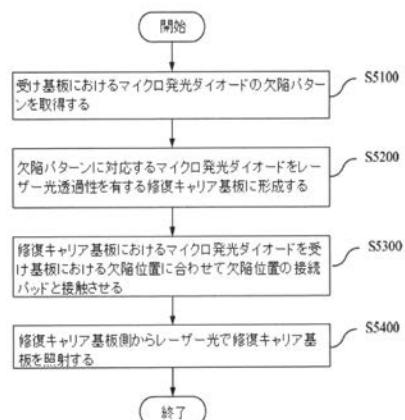
【図 9】



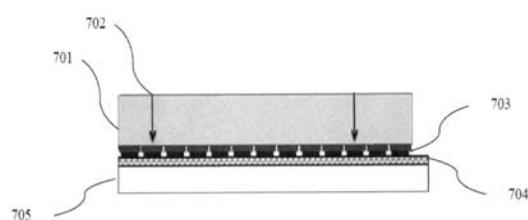
【図 10】



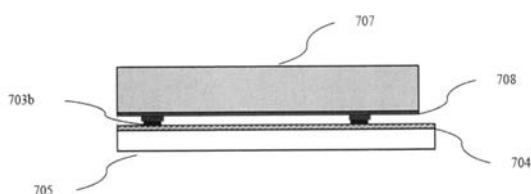
【図 11】



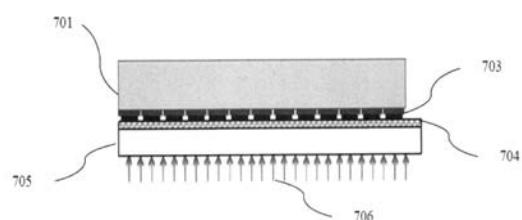
【図 12 A】



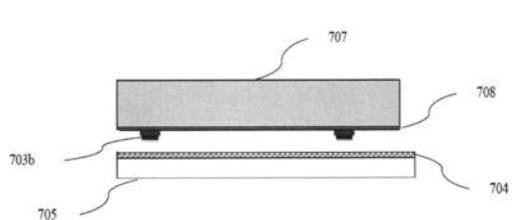
【図 12 D】



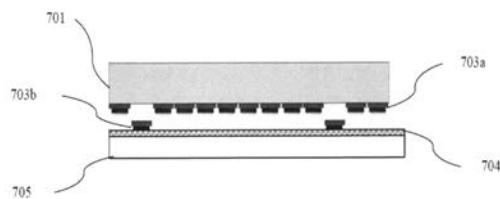
【図 12 B】



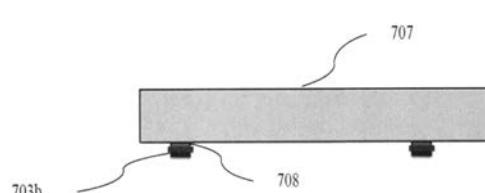
【図 12 E】



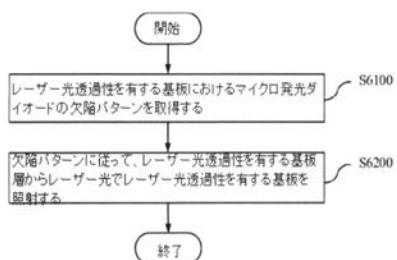
【図 12 C】



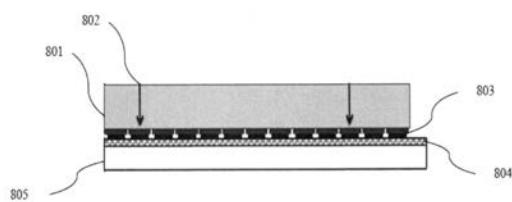
【図 12 F】



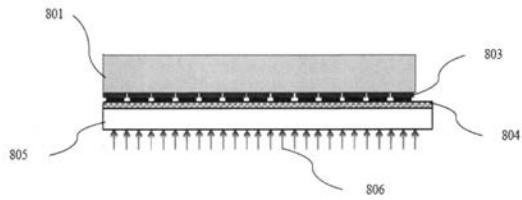
【図 1 3】



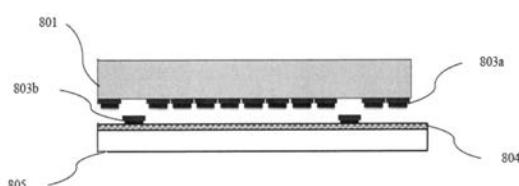
【図 1 4 A】



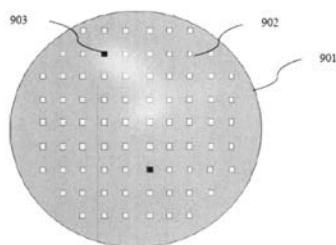
【図 1 4 B】



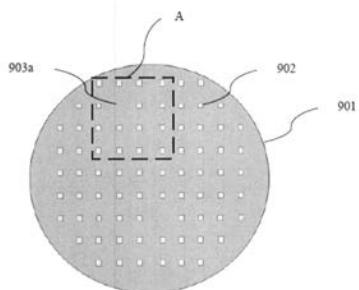
【図 1 4 C】



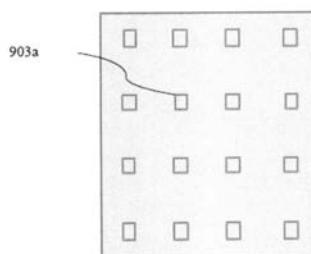
【図 1 5 A】



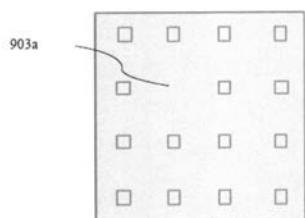
【図 1 5 B】



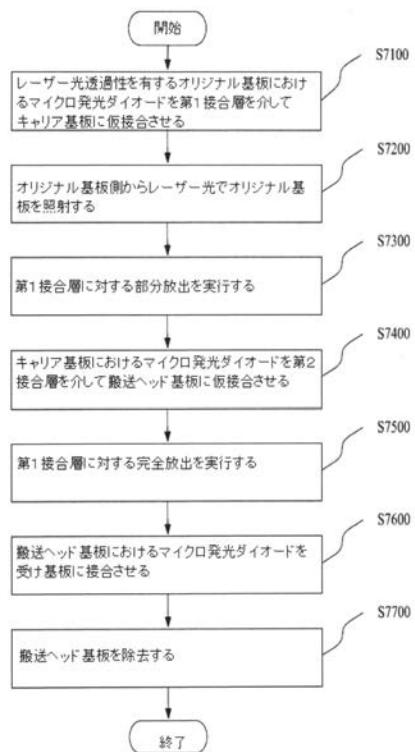
【図 1 6 B】



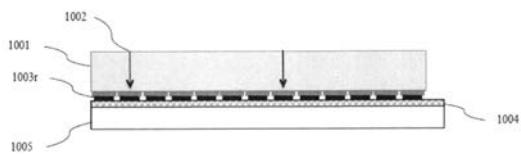
【図 1 6 A】



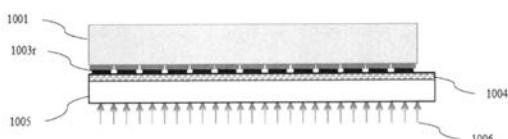
【図17】



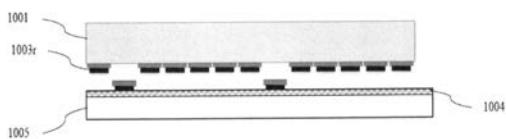
【図18A】



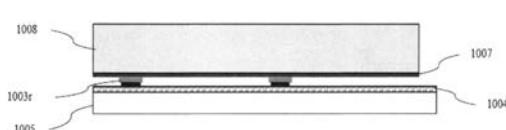
【図18B】



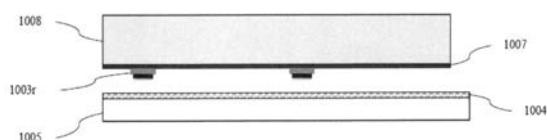
【図18C】



【図18D】



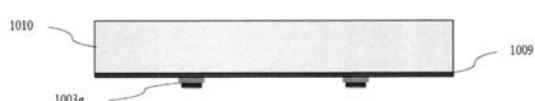
【図18E】



【図18F】



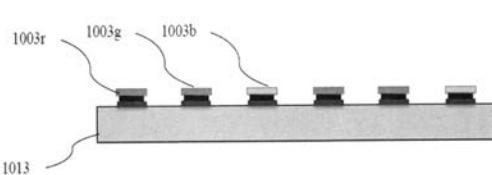
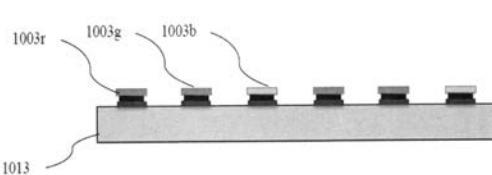
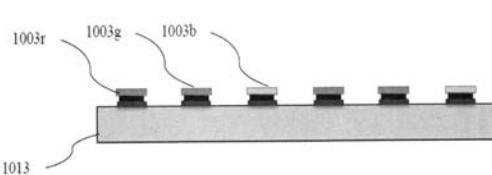
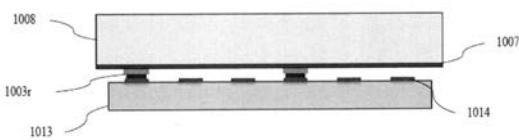
【図18G】



【図18H】



【図18I】



【国際調査報告】

INTERNATIONAL SEARCH REPORT		International application No. PCT/CN2015/092313
A. CLASSIFICATION OF SUBJECT MATTER H01L 33/08(2010.01)i According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) H01L Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched		
Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) CNABS;CNKI;CNTXT;SIPAOBS;VEN: micro, LED, light emitting diode, laser, h01l25/0753, carrier substrate, transfer substrate, second bond+, tranfer+		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	US 2010186883 A1 (SONY CORP) 29 July 2010 (2010-07-29) description, paragraphs [0034]-[0049] and figures 2B, 2C, 2D, 3A and 3B	1-12
A	US 2014027709 A1 (HIGGINSON JOHN A ET AL.) 30 January 2014 (2014-01-30) the whole document	1-12
A	CN 104838508 A (LUXVUE TECHNOLOGY CORP) 12 August 2015 (2015-08-12) the whole document	1-12
A	CN 104350613 A (LUXVUE TECHNOLOGY CORP) 11 February 2015 (2015-02-11) the whole document	1-12
A	US 2014094878 A1 (UNIV ALBERT LUDWIGS FREIBURG ET AL.) 03 April 2014 (2014-04-03) the whole document	1-12
E	CN 105518877 A (GOERTEK INC) 20 April 2015 (2016-04-20) description, paragraphs [0113]-[0128]	1-12
 <input type="checkbox"/> Further documents are listed in the continuation of Box C. <input checked="" type="checkbox"/> See patent family annex.		
<p>* Special categories of cited documents:</p> <p>"A" document defining the general state of the art which is not considered to be of particular relevance</p> <p>"E" earlier application or patent but published on or after the international filing date</p> <p>"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)</p> <p>"O" document referring to an oral disclosure, use, exhibition or other means</p> <p>"P" document published prior to the international filing date but later than the priority date claimed</p> <p>"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention</p> <p>"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone</p> <p>"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art</p> <p>"&" document member of the same patent family</p>		
Date of the actual completion of the international search 01 July 2016	Date of mailing of the international search report 11 July 2016	
Name and mailing address of the ISA/CN STATE INTELLECTUAL PROPERTY OFFICE OF THE P.R.CHINA 6, Xitucheng Rd., Jimen Bridge, Haidian District, Beijing 100088, China	Authorized officer GENG,Wenhui	
Facsimile No. (86-10)62019451	Telephone No. (86-10)62089453	

INTERNATIONAL SEARCH REPORT Information on patent family members					International application No. PCT/CN2015/092313		
Patent document cited in search report			Publication date (day/month/year)	Patent family member(s)		Publication date (day/month/year)	
US	2010186883	A1	29 July 2010	CN	101794848	B	05 September 2012
				CN	101794848	A	04 August 2010
				JP	2010177390	A	12 August 2010
US	2014027709	A1	30 January 2014	US	2015093842	A1	02 April 2015
				US	2016148916	A1	26 May 2016
				US	9263627	B2	16 February 2016
				US	8933433	B2	13 January 2015
CN	104838508	A	12 August 2015	GB	2522816	A	05 August 2015
				TW	201427068	A	01 July 2014
				WO	2014093063	A1	19 June 2014
				KR	20150084922	A	22 July 2015
				DE	112013005899	T5	10 September 2015
				US	9178123	B2	03 November 2015
				JP	2016503958	A	08 February 2016
				US	2016013167	A1	14 January 2016
				US	2014159064	A1	12 June 2014
				GB	201508886	D0	01 July 2015
CN	104350613	A	11 February 2015	US	2013285086	A1	31 October 2013
				TW	201349556	A	01 December 2013
				WO	2013162927	A9	23 October 2014
				KR	20150013603	A	05 February 2015
				WO	2013162927	A1	31 October 2013
US	2014094878	A1	03 April 2014	DE	102012217957	B4	09 October 2014
				DE	102012217957	A1	03 April 2014
CN	105518877	A	20 April 2016	None			

フロントページの続き

(81)指定国 AP(BW,GH,GM,KE,LR,LS,MW,MZ,NA,RW,SD,SL,ST,SZ,TZ,UG,ZM,ZW),EA(AM,AZ,BY,KG,KZ,RU,TJ,TM),EP(AL,AT,BE,BG,CH,CY,CZ,DE,DK,EE,ES,FI,FR,GB,GR,HR,HU,IE,IS,IT,LT,LU,LV,MC,MK,MT,NL,NO,PL,PT,R0,RS,SE,SI,SK,SM,TR),OA(BF,BJ,CF,CG,CI,CM,GA,GN,GQ,GW,KM,ML,MR,NE,SN,TD,TG),AE,AG,AL,AM,AO,AT,AU,AZ,BA,BB,BG,BH,BN,BR,BW,BY,BZ,CA,CH,CL,CN,CO,CR,CU,CZ,DE,DK,DM,D0,DZ,EC,EE,EG,ES,FI,GB,GD,GE,GH,GM,GT,HN,HR,HU,ID,IL,IN,IR,IS,JP,KE,KG,KN,KP,KR,KZ,LA,LC,LK,LR,LS,LU,LY,MA,MD,ME,MG,MK,MN,MW,MX,MY,MZ,NA,NG,NI,NO,NZ,OM,PA,PE,PG,PH,PL,PT,QA,RO,RS,RU,RW,SA,SC,SD,SE,SG,SK,SL,SM,ST,SV,SY,TH,TJ,TM,TN,TR,TT,TZ,UA,UG,US

(72)発明者 ワン , ジエ

中華人民共和国 261031 シャントン , ウェイファン , ハイ - テク インダストリー ディ
ストリクト , ドンファン ロード 268

F ターム(参考) 5F142 AA82 CA11 CA13 CB01 CB03 CB07 CB14 CD02 CD44 CD47
CG03 FA31 FA32 GA01

专利名称(译)	转移微变色二极管二极管的方法		
公开(公告)号	JP2018515942A	公开(公告)日	2018-06-14
申请号	JP2018511307	申请日	2015-10-20
[标]申请(专利权)人(译)	歌尔声学股份有限公司		
[标]发明人	ゾウクアンボ ワンジエ		
发明人	ゾウ, クアンボ ワン, ジエ		
IPC分类号	H01L33/48		
CPC分类号	B32B37/025 H01L21/48 H01L24/75 H01L24/83 H01L24/97 H01L33/0093 H01L2224/7598 H01L2224 /83 H01L2224/83005 H01L2224/97 H01L2924/12041 H01L21/6835 H01L22/20 H01L24/16 H01L24/81 H01L24/95 H01L25/0753 H01L2221/68322 H01L2221/68368 H01L2221/68381 H01L2224/131 H01L2224/16225 H01L2224/16238 H01L2224/81005 H01L2224/81024 H01L2224/81191 H01L2224 /81815 H01L2224/8191 H01L2224/83851 H01L2224/95 H01L2224/95001 H01L2224/95136 H01L2224 /81 H01L2924/00014 H01L2924/014 B81C3/001 H01L21/673 H01L21/67781		
FI分类号	H01L33/48		
F-TERM分类号	5F142/AA82 5F142/CA11 5F142/CA13 5F142/CB01 5F142/CB03 5F142/CB07 5F142/CB14 5F142 /CD02 5F142/CD44 5F142/CD47 5F142/CG03 5F142/FA31 5F142/FA32 5F142/GA01		
其他公开文献	JP2018515942A5		
外部链接	Espacenet		

摘要(译)

本发明公开了一种微型发光二极管的输送方法，制造方法，装置和电子设备。在晶圆级输送微发光二极管的方法包括：将具有激光透过的原始衬底上的微发光二极管通过第一结合层临时结合到载体衬底，用激光照射原始衬底剥离选定的微型发光二极管并将一部分附着到第一结合层运行的释放，并传达在载体衬底上所选择的微发光二极管，从而暂时接合微发光二极管通过所述第二接合层运送载体基片上的打印头基板，所述第一接合层通过进行完全放电，并进行在微发光二极管运送打印头基板，包括接合到基片在运输头基板接收微发光二极管，通过去除通过释放所述第二接合层的承载头基板，并传输到基片接收微发光二极管，。

